



9462-49

CERTIFIED COPY OF
PRIORITY DOCUMENT

대한민국 특허청
KOREAN INDUSTRIAL
PROPERTY OFFICE

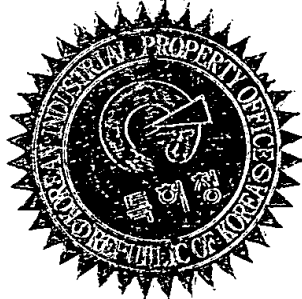
별첨 사본은 아래 출원의 원본과 동일함을 증명함.

This is to certify that the following application annexed hereto
is a true copy from the records of the Korean Industrial
Property Office.

출원번호 : 특허출원 1999년 제 35058 호
Application Number

출원년월일 : 1999년 08월 23일
Date of Application

출원인 : 삼성전자 주식회사
Applicant(s)



2000 년 07 월 28 일

특 허 청

COMMISSIONER



【서류명】	특허출원서
【권리구분】	특허
【수신처】	특허청장
【참조번호】	0015
【제출일자】	1999.08.23
【국제특허분류】	H04M
【발명의 명칭】	부호분할다중접속 통신시스템의 포착 통지 장치 및 방법
【발명의 영문명칭】	APPARATUS AND METHOD FOR ACQUISITION INDICATION IN CDM SY STEM
【출원인】	
【명칭】	삼성전자 주식회사
【출원인코드】	1-1998-104271-3
【대리인】	
【성명】	이건주
【대리인코드】	9-1998-000339-8
【포괄위임등록번호】	1999-006038-0
【발명자】	
【성명의 국문표기】	문희찬
【성명의 영문표기】	MOON,Hi Chan
【주민등록번호】	691025-1019213
【우편번호】	138-040
【주소】	서울특별시 송파구 풍납동 391번지 극동아파트 2동 501호
【국적】	KR
【우선권주장】	
【출원국명】	KR
【출원종류】	특허
【출원번호】	10-1999-0034489
【출원일자】	1999.08.19
【증명서류】	첨부
【취지】	특허법 제42조의 규정에 의하여 위와 같이 출원합니다. 대 리인 주 (인)

【수수료】

【기본출원료】 20 면 29,000 원

【가산출원료】 46 면 46,000 원

【우선권주장료】 1 건 26,000 원

【심사청구료】 0 항 0 원

【합계】 101,000 원

【첨부서류】 1. 요약서·명세서(도면)_1통

【요약서】**【요약】**

부호분할다중접속 통신시스템의 채널통신방법이, 이동국이 기지국을 액세스하기 위한 프리앰블을 송신하고, 프리앰블에 응답하여 수신되는 채널할당정보를 수신하여 기지국에서 전송되는 전력제어정보를 수신하는 제어채널 수신기 및 메시지를 전송하기 위한 역방향 공통채널 송신기를 할당한 후, 상기 역방향 공통채널 송신기를 통해 메시지를 전송하며 제어채널 수신기를 통해 수신된 전력제어정보에 의해 역방향 공통채널 송신기의 송신전력을 제어한다.

【대표도】

도 3

【색인어】

공통패킷채널, 충돌검출 프리앰블, 채널할당 AICH, 충돌검출 AICH, 시그너처,

【명세서】**【발명의 명칭】**

부호분할다중접속 통신시스템의 포착 통지 장치 및 방법{APPARATUS AND METHOD FOR ACQUISITION INDICATION IN CDMA SYATEM}

【도면의 간단한 설명】

도 1은 부호분할다중접속 통신시스템의 역방향 및 순방향 공통채널의 구조를 도시하는 도면

도 2는 부호분할다중접속 통신시스템의 다른 역방향 및 순방향 공통채널의 구조를 도시하는 도면

도 3은 본 발명의 실시예에 따른 부호분할다중접속 통신시스템의 역방향 및 순방향 공통채널의 구조를 도시하는 도면

도 4는 도 3의 프리앰블 구조를 도시하는 도면

도 5a는 본 발명의 실시예에 따른 AICH 프레임 구조를 도시하는 도면이고, 도 5b는 AICH 신호를 생성하는 AICH 발생기의 구조를 도시하는 도면

도 6a - 도 6c는 채널할당 AICH의 구현 예를 도시하는 도면

도 7은 본 발명의 실시예에 따라 부호분할다중접속 통신시스템에서 공용채널을 통해 메시지를 전송하는 이동국의 구조를 도시하는 도면

도 8은 본 발명의 실시예에 따라 부호분할다중접속 통신시스템에서 공용채널을 통해 메시지를 전송하는 기지국의 구조를 도시하는 도면

도 9는 CD-AICH와 CA-AICH를 결합하여 채널을 지정하는 본 발명의 다른 실시예를 도시하는 도면

도 10은 본 발명의 실시예에 따른 부호분할다중접속 통신시스템의 역방향 및 순방향 공통채널의 다른 구조를 도시하는 도면

도 11은 도 10에서 CD/CA-AICH 신호를 생성하는 구조를 도시하는 도면

도 12a 및 도 12b는 CD-AICH와 CA-AICH를 효율적으로 전송하는 구조에 대한 실시예를 도시하는 도면

도 13은 AICH에서 사용하는 시그너처의 구조를 도시하는 도면

도 14는 본 발명의 제1실시예에 따른 AICH 채널의 수신기 구조를 도시하는 도면

도 15는 본 발명의 제2실시예에 따른 AICH 채널의 수신기 구조를 도시하는 도면

도 16은 본 발명의 실시예에 따라 여러개의 CPCH를 할당하는 제1구현예를 도시하는 도면

도 17은 본 발명의 실시예에 따라 여러개의 CPCH를 할당하는 제2구현예를 도시하는 도면

【발명의 상세한 설명】

【발명의 목적】

【발명이 속하는 기술분야 및 그 분야의 종래기술】

<18> 본 발명은 부호분할다중접속 통신시스템의 공통채널통신장치 및 방법에 관한 것으로, 특히 비동기 방식의 부호분할다중접속 통신시스템에서 공통채널을 통해 데이터를 통

신할 수 있는 장치 및 방법에 관한 것이다.

- <19> 현재의 차세대 이동통신인 비동기 방식의 부호분할다중접속 (Wideband Code Division Multiple Access: 이하 W-CDMA라 칭한다) 통신시스템에서는 역방향 공통채널 (reverse common channel)로 임의접근채널 (Random access channel: 이하 RACH라 칭한다)이 사용된다.
- <20> 도 1은 종래의 비동기식 역방향 공통채널의 통신 구조를 도시하는 도면이다. 상기 도 1에서 151은 역방향 채널의 구조로써 RACH가 될 수 있다. 그리고 111은 순방향 채널로써, 액세스 프리앰블 포착표시채널(Access Preamble - Acquisition Indication Channel: 이하 AICH라 칭한다)의 동작을 나타낸다.
- <21> 상기 도 1을 참조하면, 상기 임의접근채널 RACH는 도 1의 162와 같이 일정 길이의 프리앰블을 전송한 후 기지국으로부터의 응답을 기다린다. 그리고 상기 기지국은 상기 임의접근채널 RACH로 전송되는 프리앰블을 검출하면, 도 1의 122와 같이 상기 검출된 프리앰블의 시그너처(signature)를 순방향링크의 AICH를 통해 전송한다. 이후 상기 이동국은 전송한 프리앰블에 대응되는 AICH를 감시하며, 상기 122와 같은 AICH가 수신되면 해당 시그너처(signature)의 AICH를 복조한다. 이때 상기 RACH를 통해 전송한 프리앰블에 대응되는 시그너처가 AICH를 통해 검출되면, 상기 이동국은 상기 프리앰블을 기지국이 검출한 것으로 판단하고, 역방향 접근채널로 메시지를 전송한다.
- <22> 그러나 상기 이동국이 162와 같이 프리앰블을 전송한 후 설정된 시간(tp-ai) 내에 기지국으로부터의 AICH를 검출하지 못하면, 상기 이동국은 기지국이 프리앰블을 검출하지 못한 것으로 판단하고 설정된 시간(tp-p) 뒤에 다시 프리앰블을 전송한다. 이때 상기

이동국은 이전 상태에서 전송한 프리앰블의 전력 보다 ΔP (dB)만큼 전력을 올려 164와 같이 프리앰블을 재전송한다. 따라서 상기 이동국은 프리앰블을 전송한 후 기지국으로부터 AICH가 수신되지 않으면, 설정된 시간을 지연한 후 프리앰블의 송신 전력을 높여가면서 상기와 같은 동작을 반복 수행한다. 상기와 같이 프리앰블을 송신하는 과정에서 AICH가 수신되면, 상기 이동국은 170과 같이 설정된 시간(tap-msg)을 지연한 후 역방향 공통채널의 메시지를 전송한다.

<23> 상기와 같이 임의접근채널을 이용하여 프리앰블을 전송하면 프리앰블의 검출을 효율적으로 할 수 있어, 역방향공통채널의 초기전력 설정이 용이해질 수 있다. 그러나 상기 임의접근채널은 전력제어가 되지 않으므로, 전송율이 높고 전송시간이 일정길이 이상의 패킷 데이터의 전송이 어렵다는 단점이 있다.

<24> 이를 위해 W-CDMA방식의 역방향공통채널을 전력제어하는 방식이 제안되었다. 이를 공통 패킷채널 (Common Physical Channel: 이하 CPCH라 칭한다)라 한다. 상기 CPCH에서는 역방향공통채널의 전력제어를 가능케 하여 높은 전송율의 데이터 채널을 일정시간동안 (100-500ms 정도) 전송을 가능하게 하는데 그 목적이 있다. 이는 일정 크기 이하의 메시지는 전용채널을 할당하지 않고 역방향공통채널을 이용하여 신속하게 전송하고자 하는 것이다. 즉, 상기 전용채널을 하기 위해 관련된 많은 제어메시지들을 통신하여야 하며, 전용채널을 통해 수십 또는 수백 ms의 데이터를 전송하는 경우 이런 제어메시지들의 교환은 큰 오버헤드가 된다. 따라서 상기와 같이 일정한 크기 이하의 메시지를 전송하는 경우에는 공통채널을 통해 전송하는 것이 더 효과적일 수 있다.

<25> 그러나 상기 공통채널은 전용채널과 달리 아직 안정한 채널이 아니므로, 효율적인 전력을 전력제어를 하기 위해서는 역방향채널 간의 충돌을 최대한 피하여야 한다. 도 2

는 상기와 같은 충돌을 회피하기 위한 종래의 순방향 및 역방향 채널 구조를 도시하고 있다. 상기 도 2에서는 충돌검출 프리앰블 (Collision Detectio preamble: 이하 CD 프리앰블이라 칭한다)를 사용한다.

<26> 상기 도 2를 참조하면, 이동국이 상기 도 1에서와 같이 접근 프리앰블262 및 264를 전송하고, 상기 기지국이 프리앰블264를 검출한 후 322와 같이 AICH를 전송하면, 상기 이동국은 상기 AICH를 수신하게 된다. 이런 경우 상기 이동국은 기지국이 자신의 프리앰블을 검출했다고 생각할 수 있지만, 다른 이동국이 같은 프리앰블을 전송하여 기지국이 그에 대한 ACK를 전송하였다고 볼 수도 있다. 즉, 이동국은 실제로 자신이 전송한 프리앰블을 기지국이 검출했는지를 알 수가 없다. 즉, 2개 이상의 이동국이 자신이 전송한 접근프리앰블을 기지국이 수신한 것으로 판단하여, 메시지를 전송하는 경우가 발생할 수 있다.

<27> 이러한 충돌의 확률을 줄이기 위하여, 이동국은 AICH를 통해 접근프리앰블에 대한 ACK를 받은 후, 266과 같이 CD 프리앰블을 전송한다. 즉, 상기 이동국은 기지국으로부터의 AICH의 응답신호를 수신한 후 임의로 충돌검출 프리앰블을 선택하여 기지국에 전송한다. 그리고 상기 기지국은 상기 AICH를 전송한 후 CD 프리앰블을 수신되면, 상기 CD 프리앰블에 대응하는 응답신호로써 또 다른 CD-AICH를 통해 이동국에 전송한다. 이때, 상기 이동국이 선택 가능한 CD 프리앰블의 수가 16가지라면 1/16만큼 두 이동국 사이의 충돌확률을 줄일 수 있는 장점이 있다.

<28> 이때 상기 이동국이 CD-AICH를 통해 전송한 CD 프리앰블에 대한 ACK를 수신하면, 일정한 시간이 지난 후 공통패킷채널 CPCH를 전송하게 된다. 상기 공통패킷채널 CPCH는 전력제어데이터 및 정보 데이터(power control and information)로 구성되며, 역방향 공

통채널의 하나로 전력제어를 하면서 높은 데이터 율의 신호를 일정시간 이상 (수십에서 수백 ms까지) 전송할 수 있는 채널을 뜻한다. 상기 기지국은 같은 시점에서 순방향링크의 전용제어채널(Dedicated Physical Control Channel: DPCCCH)을 할당하여 230과 같이 전력제어명령을 전송하게 되고, 이동국은 전력제어명령을 공통패킷채널 CPCH를 통해 출력한다.

<29> 상기한 바와 같이 공통채널을 통해 메시지를 전송하는 경우, 상기 기지국은 상기 공통패킷채널 CPCH의 전력제어를 위해 순방향채널을 할당해야한다. 상기 도 2에서는 순방향 채널은 전용제어채널(Dedicated Physical Control Channel: 이하 DPCCCH라 칭한다)로 가정하고 있다. 그리고 이동국이 메시지를 전송하기 위한 역방향 공통채널의 할당도 문제가 된다. 즉, 상기 공통패킷채널 CPCH를 위해 순방향채널을 할당할 때, 이동국이 전송한 접근 프리앰블 또는 충돌검출 프리앰블에 따라 특정 순방향채널을 대응시켜 놓을 수 있다. 이런 경우 시스템자원을 관리하고 있는 기지국이 판단하고 제어할 수 있는 부분이 채널 할당에 효율적이지 못한 점이 있다.

<30> 상기 도 2와 같은 방법은 역방향 공통채널 또는 공통패킷채널을 효율을 위해 이 채널들을 전력제어를 가능하게 하였으며, 또한 링크의 충돌을 감소시키기 위해 충돌검출 프리앰블과 CD-AICH를 통한 ACK를 사용하였다. 그러나 상기 공통패킷채널의 효율적인 사용을 위해서는 순방향링크 및 역방향링크의 채널의 적절한 할당이 중요한 문제가 된다.

<31> AICH는 역방향링크의 프리앰블의 시그니처를 그대로 순방향링크에 사용한다. 상기 도 13에 AICH의 시그니처들을 도시한다. 상기의 과정에서 이동국 수신기는 자신이 전송한 프리앰블의 시그니처만을 AICH에서 검출하면 되므로, AICH를 수신함에 있어서 수신기의 복잡도를 고려하지 않아도 된다. 그러나 상기 AICH를 통해 기지국이 여러 개 중 한

개의 신호를 전송할 수 있다면, 이동국은 여러개의 시그너처에 대한 검출을 수행하여야 하므로 이동국 수신기의 복잡도를 고려한 AICH의 구조가 필요하다.

【발명이 이루고자 하는 기술적 과제】

- <32> 따라서 본 발명의 목적은 부호분할다중접속 통신시스템에서 공통채널을 통해 메시지를 전송할 수 있는 장치 및 방법을 제공함에 있다.
- <33> 본 발명의 목적은 이동국의 수신기가 낮은 복잡도로 포착 통지 채널을 수신할 수 있는 순방향링크의 포착통지채널을 제공함에 있다.
- <34> 본 발명의 목적은 순방향 링크의 포착통지채널로 전송되는 여러 개의 시그너처에 대한 검출을 간단히 할 수 있는 이동국 수신방법을 제공함에 있다.
- <35> 본 발명의 다른 목적은 부호분할다중접속 통신시스템에서 공통채널을 통해 메시지를 전송하는 역방향공통채널의 효율적인 전력제어를 위한 채널할당방법을 제공함에 있다.
- <36> 본 발명의 또 다른 목적은 비동기 방식의 부호분할다중접속 통신시스템에서 역방향 공통채널을 통해 메시지를 전송할 수 있도록 채널을 할당할 수 있는 장치 및 방법을 제공함에 있다.

【발명의 구성 및 작용】

- <37> 이하 본 발명을 첨부된 도면을 참조하여 상세히 설명한다.
- <38> 본 발명의 실시예는 역방향 공통채널로 메시지를 전송하는 경우, 이동국이 프리앰

블을 송신하고 기지국이 이를 포착하여 응답을 한 후, 기지국이 이동국이 사용할 역방향 공통채널 및 상기 역방향 공통채널의 전력을 제어하기 위한 순방향 채널을 할당한다. 이런 경우, 상기 이동국은 프리앰블을 송신한 후 기지국으로 채널 할당메세지를 수신하게 되며, 할당된 채널을 통해 메시지를 송신하고 또한 할당된 순방향 채널을 통해 수신되는 전력제어명령에 따라 상기 역방향 공통채널의 송신전력을 제어하게 된다.

<39> 여기서 상기 이동국에서 송신되는 프리앰블은 접근 프리앰블 AP와 충돌검출 프리앰블 CDP가 될 수 있으며, 상기 기지국은 상기 접근 프리앰블 AP에 응답하여 AP-AICH를 발생하고 충돌검출 프리앰블 CDP에 응답하여 CD-AICH를 발생하며, 상기 CD-AICH를 송신한 후 상기와 같은 채널을 할당하기 위한 CA-AICH를 발생한다고 가정한다. 물론 이동국에서 송신할 수 있는 접근 프리앰블이 여러 개가 가능하다면 이동국이 송신하는 프리앰블은 접근 프리앰블 AP가 될 수 있으며, 상기 기지국은 상기 접근 프리앰블 AP에 응답하여 AP-AICH를 발생하며, 상기 AP-AICH를 송신한 후 상기와 같은 채널을 할당하기 위한 CA-AICH를 발생할 수도 있다.

<40> 도 3은 본 발명의 실시예에서 제안하는 역방향 공통패킷채널 또는 역방향공통채널을 위한 이동국과 기지국 사이의 신호의 흐름을 도시하는 도면이다. 본 발명의 실시예에서는 상기 역방향 공통채널의 예로 공통패킷채널을 사용한다고 가정한다. 그러나 상기 역방향공통채널은 상기 공통패킷 채널 이외의 다른 공통채널에도 적용될 수 있다.

<41> 상기 도 3을 참조하면, 상기 이동국은 순방향 브로드캐스팅 채널(broadcasting channel) 등을 통해 순방향링크의 타이밍을 맞추고, 상기 역방향 공통채널 또는 공통 패킷채널의 정보를 획득한다. 상기 역방향공통채널의 정보는 접근 프리앰블에 사용되는 확산부호 및 시그니처의 수, 순방향링크의 AICH 타이밍 등에 관한 정보들을 포함한다. 상

기 이동국은 공통패킷채널로 신호를 전송하여야 하는 경우, 먼저 도 3의 362와 같이 접근프리앰블 AP를 전송한다. 상기 접근프리앰블AP는 기지국 고유의 확산부호로 확산되며, 이는 시그너처에 의해 곱해지게 된다.

<42> 본 발명의 실시예에서는 상기 시그너처의 한 비트는 256칩 구간동안 유지되며, 이 256 칩 구간은 기지국마다 지정된 확산부호에 의해 확산된다. 도 4(a)은 상기 프리앰블의 구조를 도시한다.

<43> 상기 도 4(a)를 참조하면, 확산부호는 256길이의 시퀀스를 사용할 수도 있고, 또한 프리앰블 길이 동안 반복되지 않는 긴 부호를 사용할 수도 있다. 그리고 W-CDMA시스템에서는 역방향 공통채널로 임의접근채널 RACH와 공통패킷채널 CPCH로 분리되어 있으므로, 이를 구분하기 위해서 임의접근채널 RACH에 사용하는 확산부호와 공통패킷채널 CPCH에 사용하는 확산부호를 달리하여 두 채널을 구분할 수 있다. 또한 같은 확산부호를 사용하더라도 임의접근채널 RACH에 사용하는 시그너처와 공통패킷채널 CPCH에 사용하는 시그너처를 달리하여 두 개의 서로 다른 성질의 역방향 공통채널을 구분할 수도 있다.

<44> 상기 이동국이 공통패킷채널 CPCH로 데이터를 전송하고자 하면, 상기 이동국은 기지국 타이밍에 맞추어 362와 같이 초기전력 P0로 접근프리앰블 AP를 전송한다. 만일 기지국이 이 접근프리앰블 AP를 검출하면, 해당 접근프리앰블 AP에 대응하는 AICH로 ACK신호를 보낸다. 이때 상기 기지국의 역방향 링크의 용량이 초과되었거나, 더 이상의 복조기가 없다면 NAK신호를 전송하여 이동국의 역방향 공통채널 전송을 잠시 중단시킨다.

<45> 이때 상기 기지국은 상기 접근프리앰블 AP를 검출하지 못하였다면, 322와 같은 AICH에 ACK신호를 보낼수 없게 된다. 이런 경우 본 발명의 실시예에서는 상기 AICH에 아

무 것도 전송하지 않는다고 가정한다.

<46> 따라서 상기 이동국은 역방향 링크의 임의접근채널 RACH를 통해 접근프리앰블을 전송한 후, 순방향 링크의 AICH를 감시한다. 이때 상기 이동국은 전송한 접근프리앰블 AP에 대응하는 AICH를 복조하는데, 기지국으로부터 AP-AICH를 수신하지 못하면(즉, 기지국이 아무 신호도 전송하지 않은 경우) 이동국은 일정시간 (t_{p-p})이후에 P1의 전력 ($P_1 = P_0 + \Delta P$)으로 전력을 ΔP 만큼 증가시켜 다시 접근프리앰블AP를 전송한다. 만일 기지국이 NAK을 전송하였다면 일정시간 동안 역방향 공통패킷채널의 전송을 하지 않았다가 다시 재시도한다. 여기서 일정시간은 상기 t_{p-p} 와 동일한 시간으로 설정할 수 있으며, 또한 다른 시간으로 설정할 수도 있다. 그러나 기지국이 상기 접근프리앰블AP를 검출하는 경우 322와 같이 AP-AICH에 ACK를 전송한다. 이때 상기 이동국이 상기 AI-AICH로 ACK를 수신하면, 상기 이동국은 기지국이 이동국의 신호를 포착한 것으로 간주하고 다음 단계를 수행한다.

<47> 상기 이동국이 AI-AICH를 통해 ACK를 수신하면, 역방향 링크로 CD 프리앰블을 전송한다. 상기 CD 프리앰블은 여러 개가 존재할 수 있으며, 상기 이동국은 이 중 한 개를 임의로 선택하여 전송한다. 본 발명의 실시예에서는 상기 CD 프리앰블이 접근프리앰블 AP와 다른 확산부호로 전송되며, 이는 시그니처에 의해 구분된다고 가정한다. 상기와 같이 CD 프리앰블을 전송하는 이유는 두 개 이상의 이동국들이 접근프리앰블AP를 전송하여 충돌이 발생하였다고 하더라도 같은 CD 프리앰블을 선택할 확률이 줄어든다는 것이다. 즉, N_2 개의 CD 프리앰블이 있으면, 충돌의 확률은 $1/N_2$ 만큼 더 감소하게 된다.

<48> 상기와 같이 이동국이 CD 프리앰블을 송신하면, 상기 기지국은 이동국이 전송한 CD 프리앰블을 검출하여 복조한다. 이때 상기 기지국이 상기 CD프리앰블을 검출하면, 상기

기지국은 이에 대한 응답으로 324와 같이 이동국이 전송한 CD 프리앰블에 대응하는 응답을 순방향링크로 전송한다. 이때 상기 기지국의 응답을 CD-AICH라 한다. 상기 도 3의 324와 같이 발생하는 상기 CD-AICH는 접근프리앰블 AP에 대한 응답을 전송하는 AP-AICH처럼 CD프리앰블의 시그니처를 순방향링크에 전송함으로써 이동국에게 그 포착을 알린다. 이때 상기 CD-AICH는 AP-AICH와는 다른 직교채널을 사용하여 확산할 수 있으며, 따라서 상기 CD-AICH는 AP-AICH와 다른 물리채널로 전송할 수 있다. 또한 한 개의 직교채널을 시분할로 사용하여 상기 CD-AICH를 상기 AP_AICH와 동일한 채널을 통해 전송할 수도 있다.

<49> 본 발명의 실시예에서는 상기 CD-AICH를 상기 AP-AICH와 다른 물리채널로 전송하는 경우에 대해 설명한다. 즉, 상기 CD-AICH와 AP-AICH가 모두 256길이의 직교확산부호로 확산되며, 독립적인 물리채널로 전송되는 경우로 가정한다. 그러면 상기 이동국은 이 CD-AICH를 확인하여 공통패킷채널을 보다 낮은 충돌확률로 전송할 수 있게 된다.

<50> 상기 기지국은 상기 324와 같이 CD-AICH를 전송한 후, 일정 시간(t_{cd-ca}) 지연하여 CA-AICH(Channel Assignment - Acquisition Indication Channel)를 통해 채널할당명령을 전송한다. 상기 CA-AICH를 통해 전송되는 채널 할당 명령에는 공통패킷채널 CPCH의 전력제어를 위해 할당하는 순방향채널의 할당 정보를 포함한다. 상기 공통패킷채널 CPCH의 제어를 위해 할당하는 순방향링크는 여러 가지 형태가 가능하다.

<51> 먼저 순방향 공통전력제어채널(shared power control channel)을 사용하는 것이다. 상기와 같이 공통전력제어채널을 사용하여 채널의 전력을 제어하는 방법은 본원출원인에 의해 선출원된 대한민국 특허출원 1998-10394호의 방법을 사용할 수

있다. 그리고 상기 공통 전력제어채널을 이용하여 상기 역방향 공통패킷채널 CPCH에 대한 전력제어명령을 전송할 수 있다. 상기 순방향채널할당은 전력제어에 사용하는 순방향 공통전력제어의 채널번호와 타임슬롯정보를 포함할 수 있다.

<52> 두 번째로 순방향의 제어채널을 메시지와 전력제어명령으로 시분할된 채널을 사용할 수 있다. 이미 W-CDMA시스템에서는 순방향공유채널 (DSCH)의 제어를 위해 이 채널을 정의해 놓고 있다. 이렇게 데이터와 전력제어명령을 시분할하여 전송하는 경우도 채널정보는 순방향제어채널의 채널번호와 타임슬롯정보를 포함한다.

<53> 세 번째로 순방향의 한 채널을 공통패킷채널 CPCH의 제어를 위해 할당할 수 있다. 이 채널을 통해 전력제어명령 및 제어명령 등이 같이 전송될 수 있다. 이 경우 채널정보는 순방향채널의 채널번호가 된다.

<54> 본 발명의 실시 예에서 CD-AICH 이후에 CA-AICH를 통해 전송되는 채널할당 명령은 상기 CD-AICH 부터 일정시간 (t_{cd-ca}) 이후에 전송된다. 이때 t_{cd-ca} 를 0로 할 수도 있고 CA-AICH를 CD-AICH와 독립된 채널로 전송할 수도 있다. 또한 상위계층의 메시지를 처리하는데서 발생하는 지연을 줄이기 위해, CA-AICH를 통해 송신되는 채널할당명령은 CD-AICH와 같은 형태로 전송된다고 가정한다. 이런 경우, 16개의 시그너처 및 16개의 상기 CPCH가 존재한다면, 각각의 CPCH는 각각 한 개의 시그너처에 대응시킨다. 예를들어 기지국이 단말기가 메시지를 전송하기 위한 CPCH를 할당하고자 할 때, 5번 CPCH를 할당하고자 한다면, 이에 대응하는 5번째의 시그너처를 채널할당명령에 전송한다.

<55> 여기서 상기 채널할당명령이 전송되는 CA-AICH의 두 프레임 (20ms)은 15개의

슬럿으로 구성된다고 가정하며, 각각 슬럿은 20개의 심볼로 구성된다고 가정한다. 여기서 상기 프리앰블(AP, CD 프리앰블)을 전송하는 프레임도 15개의 슬럿들로 이루어지고, 한 슬럿은 20개의 심볼들로 구성될 수 있다. 한 심볼의 구간은 256 칩의 길이로 가정하였으며, AICH는 그중 16 심볼구간에서만 전송된다고 가정하였다.

<56> 따라서 상기 도3과 같이 전송되는 채널할당명령은 16개의 심볼로 구성될 수 있으며, 각각의 심볼들은 256칩의 길이를 갖는다. 그리고 상기 각 심볼마다 시그너처의 한 비트와 확산부호가 곱해져서 순방향링크로 전송되며, 상기 각 시그너처들 사이에는 직교성을 보장할 수 있도록 하였다.

<57> 도 5a는 AICH의 프레임 구조를 도시하는 도면이다. 상기 도 5a에 도시된 바와 같이 AICH의 한 프레임은 15개의 슬럿들로 이루어지며, 상기 각 슬럿들은 16개의 시그너처들 중의 0개 또는 한 개 이상의 시그너처가 전송될 수 있다. 상기 AICH에는 상기 도 3에 도시된 바와 같이 AI-AICH, CD-AICH 및 CA-AICH 들이 있다.

<58> 도 5b는 AICH를 생성하는 구조를 도시하는 도면으로, CA-AICH의 채널할당명령을 생성하는 AICH 생성기라 가정한다. 상기한 바와 같이 AICH 프레임의 각 슬럿은 16개의 시그너처 중 대응되는 시그너처를 할당한다. 상기 도 5b를 참조하면, 곱셈기501-516은 각각 대응되는 직교부호W1-W16을 제1입력으로 하며, 또한 각각 대응되는 포착표시들 AI1-AI16을 제2입력으로 한다. 따라서 상기 곱셈기501-516은 각각 대응되는 직교부호와 포착표시 AI를 곱하여 출력하며, 가산기520은 상기 곱셈기501-516의 출력을 가산하여 AICH 신호로 출력한다.

<59> 상기 기지국이 상기 AICH를 통해 채널할당명령을 전송하는 방법은 여러 가지 방법으로 구현이 가능하다.

- <60> 그 첫 번째의 방법은 순방향링크의 한 채널을 할당하여 채널할당명령을 전송하는 방법이다. 상기와 같은 첫 번째의 방법으로 채널할당명령을 전송하는 상기한 바와 같이 채널할당-AICH(CA-AICH)라 한다. 도 6a는 상기 첫 번째의 CA-AICH의 구현 예를 도시하는 도면이다. 상기 도 6a에서 611은 CD 프리앰블에 대한 응답신호를 전송하는 CD-AICH의 송신 프레임 구조를 도시하는 도면이며, 613은 상기 CD-AICH를 송신한 후 t_{cd-ca} 시간 지연하여 채널할당명령을 CA-AICH를 통해 전송되는 프레임의 구조를 도시하는 도면이다.
- <61> 또한 두 번째의 방법은 순방향링크의 AP-AICH나 CD-AICH등의 채널들의 슬롯들을 시분할로 할당하여 CA-AICH를 전송할 수도 있다. 도 6b는 CD-AICH와 CA-AICH를 시분할하여 각 슬롯에 할당하여 전송하는 예를 도시하고 있다. 상기 두 번째의 방법은 AP-AICH, CD-AICH의 일부 슬롯을 원래 AP나 CD의 용도로 사용하지 않고, 이를 채널할당에 사용하는 것을 뜻한다.
- <62> 도 6c에서는 상기 도 6a의 구현예에서 앞에서 설명한 바와 같이 t_{cd-ca} 를 0로 설정하여 CD-AICH와 CA-AICH를 동시에 전송하는 경우를 도시한다. 현재의 W-CDMA표준에는 PA-AICH의 한 심볼은 256칩의 길이를 사용하며 AICH의 한 슬롯에는 256칩 길이의 심볼이 16가 전송될 수 있다. (256길이의 직교부호를 사용) 그러나, CD-AICH, CA-AICH에는 다른 길이의 심볼을 사용할 수 있다. (다른 길이의 직교부호를 할당함.) 예를 들면, CD 프리앰블이 전체 16가지가 가능하고 CPCH가 16개까지 할당되는 경우, CA-AICH와 CD-AICH에 각각 512칩길이의 채널을 할당할 수 있다. 이때 각각의 AICH에는 512 칩 길이의 심볼이 8개씩 전송될 수 있는데 서로 직교관계에 있는 8개의 시그니처를 할당하고 이에 $+1/-1$ 의 부호를 곱하여 전체 16가지의 CA-AICH와 CD-AICH를 전송할 수 있게 하는 것이다. 이렇게 하여 얻을 수 있는 장점은 별도의 직교부호를 새로운 CA-AICH에 할당하

지 않아도 된다는 점이다.

- <63> CA-AICH와 CD-AICH에 512 칩 길이의 직교부호를 할당함에 있어 다음과 같은 방법을 사용할 수 있다. 한 개의 256 길이의 직교부호 W_i 을 CA-AICH, CD-AICH에 할당한다. CD-AICH에 할당하는 512 길이의 직교부호는 W_i 를 두 번 반복하여 만든다. 즉, $[W_i W_i]$ 의 512 길이의 직교부호가 되는 것이다. 그리고, CA-AICH에 할당하는 512길이의 직교부호는 W_i 에 W_i 의 역을 연결하여 만든다. 즉, $[W_i -W_i]$ 의 512 칩 길이의 직교부호를 할당한다.
- <64> 또한 도 6c의 AICH에서 기존의 AICH 시그너처를 그대로 사용할 수도 있다. 도 13에 현재 진행중인 표준에서의 AICH를 보여주고 있다. CA-AICH의 경우, 기지국은 여러 개의 CPCH중 한 개의 채널을 이동국에게 지정해 주므로 이동국의 수신기는 여러개의 시그너처에 대해서 검출을 시도하여야 한다. 기존의 PA-AICH, CD-AICH에서는 이동국은 한 개의 시그너처에 대한 검출을 수행하기만 하면 되었다. 그러나, CD-AICH의 경우는 여러개의 가능한 CA-AICH에 대해 모두 검출을 시도하여야 하므로 이동국의 복잡도를 줄일 수 있도록 이를 AICH의 시그너처의 구조를 설계 또는 배치하는 것이 필요하다.
- <65> 앞에서 설명한 바와 같이 16개의 가능한 시그너처 중 8개와 그리고 시그너처에 곱해지는 $(+1/-1)$ 의 부호를 통해 16개의 CD-AICH의 시그너처를 할당하고 나머지 8개의 시그너처와 시그너처에 곱해지는 부호 $+1/-1$ 을 통해 16개의 CPCH할당을 위한 CA-AICH의 시그너처를 할당한다고 가정한다.
- <66> 본 발명의 AICH시그너처의 제 1 실시예에서는 도 13의 시그너처를 그대로 사용하고 CD-AICH를 이동국 수신기가 낮은 복잡도로 수신할 수 있는 할당을 제안한다. AICH의 시그너처들 간에는 직교성이 유지된다. 그러므로, AICH에 할당하는 시그너처들을 효율적으

로 배치하면 단말기가 FHT(Fast Hadamard Transform)등의 방법을 통해 간단히 CD-AICH를 복조할 수 있다.

<67> n 번째 시그니처를 S_n 이라고, 그리고 n번째 시그니처에 -1을 곱한 것을 $-S_n$ 이라고 표시하기로 하자. 본 발명에서 제안하고자 하는 시그니처할당의 실시예는 다음과 같다.

<68> $\{S_1, -S_1, S_2, -S_2, S_3, -S_3, S_{14}, -S_{14},$

<69> $S_4, -S_4, S_9, -S_9, S_{11}, -S_{11}, S_{15}, -S_{15}\}$

<70> 만일 상기한 CPCH의 수가 16개보다 작다면 왼쪽부터 시그니처를 CPCH에 할당해 나간다. 위와 같이 할당하는 이유는 이동국에서 FHT를 가능하게 하여 복잡도를 최소화 하는데 그 이유가 있다. $\{1, 2, 3, 14, 15, 9, 4, 11\}$ 중에서 왼쪽부터 2개, 4개, 8개의 시그니처를 선택하면 제일마지막 열을 제외하고는 한 열의 A의 수와 -A의 수가 같다. 그리고 각 심볼들의 순서를 재배치하고 임의의 마스크를 곱해주면 이는 FHT를 할 수 있는 직교부호의 구조를 갖게 된다.

<71> 도 14에 본 발명에서 제안하는 수신기의 구조를 도시한다. 이동국은 입력신호를 256칩간격동안 역확산하여 채널보상을 한 심볼 X_i 를 발생한다. X_i 를 이동국 수신기에 입력되는 i 심볼 (256 칩길이의 신호를 역확산한 것)이라고 했을 때, 위치 변환기가 이를 다음과 같이 재배치를 한다.

<72> $Y = \{X_{15}, X_9, X_{10}, X_6, X_{11}, X_3, X_7, X_1$

<73> $X_{13}, X_{12}, X_{14}, X_4, X_8, X_5, X_2, X_0\}$

<74> 그리고, 곱셈기는 재배치한 Y에 마스크에서 발생한 다음과 같은 마스크를 곱한다.

<75> $M = \{-1, -1, -1, -1, 1, 1, 1, -1, 1, -1, -1, 1, 1, 1, -1, -1\}$

<76> 그러면, 상기 S1, S2, S3, S14, S15, S9, S4, S11의 시그너처는 다음과 같이 변환된다. 변환된 시그너처를 각각 S'1, S'2, S'3, S'14, S'15, S'9, S'4, S'11라 한다.

$$<77> \quad S'1 = 1 \ 1 \ 1 \ 1 \quad 1 \ 1 \ 1 \ 1 \quad 1 \ 1 \ 1 \ 1 \quad 1 \ 1 \ 1 \ 1$$

$$<78> \quad S'2 = 1 \ 1 \ 1 \ 1 \quad 1 \ 1 \ 1 \ 1 \quad -1 \ -1 \ -1 \ -1 \quad -1 \ -1 \ -1 \ -1$$

$$<79> \quad S'3 = 1 \ 1 \ 1 \ 1 \quad -1 \ -1 \ -1 \ -1 \quad -1 \ -1 \ -1 \ -1 \quad 1 \ 1 \ 1 \ 1$$

$$<80> \quad S'14 = 1 \ 1 \ 1 \ 1 \quad -1 \ -1 \ -1 \ -1 \quad 1 \ 1 \ 1 \ 1 \quad -1 \ -1 \ -1 \ -1$$

$$<81> \quad S'15 = 1 \ 1 \ -1 \ -1 \quad 1 \ 1 \ -1 \ -1 \quad 1 \ 1 \ -1 \ -1 \quad 1 \ 1 \ -1 \ -1$$

$$<82> \quad S'9 = 1 \ 1 \ -1 \ -1 \quad 1 \ 1 \ -1 \ -1 \quad -1 \ -1 \ 1 \ 1 \quad -1 \ -1 \ 1 \ 1$$

$$<83> \quad S'4 = 1 \ 1 \ -1 \ -1 \quad -1 \ -1 \ 1 \ 1 \quad -1 \ -1 \ 1 \ 1 \quad 1 \ 1 \ -1 \ -1$$

$$<84> \quad S'11 = 1 \ 1 \ -1 \ -1 \quad -1 \ -1 \ 1 \ 1 \quad 1 \ 1 \ -1 \ -1 \quad -1 \ -1 \ 1 \ 1$$

<85> 위에서 보는 바와 같이 입력신호의 순서를 재배치하고 각 심볼마다 특정 마스크를 곱하면 시그너처들을 FHT를 할 수 있는 직교부호의 형태로 변환할 수 있음을 알수 있다. 그리고, FHT를 수행할때 길이 16에 대한 FHT를 수행할 필요도 없고, 반복되는 심볼끼리는 더한 다음에 FHT를 수행하면 수신기의 복잡도를 더욱 더 감소시킬수 있다. 즉 5-8개의 시그너처가 사용되는 경우 (9-16개의 CHCH), 2개의 심볼이 반복되므로 반복되는 심볼들을 더한다면 길이 8에 대한 FHT만 수행하면 된다. 또 3-4개의 시그너처가 사용되는 경우 (5-8개의 CPCH), 4개의 심볼이 반복되므로 반복되는 심볼끼리 더한 후 FHT를 수행할 수 있다. 이와 같이 기존의 시그너처의 할당을 효율적으로 배치함으로 수신기의 복잡도를 크게 감소시킬 수 있다.

<86> 도 14는 역확산된 심볼들을 재배치한 후 특정 마스크 M을 곱하는 구조이다.

그러나, 특정 마스크 M 먼저 곱한후 역확산된 심볼들을 재배치하여도 결과는 같다. 이 경우, 곱해지는 마스크 M의 형태가 달라진다는 점이 다른 점이다.

<87> 상기 도 14와 구조를 갖는 수신기의 동작을 살펴보면, 곱셈기1411이 A/D 변환기의 입력을 파일럿 채널의 확산부호 W_p 를 곱하여 역확산한 후, 이를 채널추정기1413에 입력하여 순방향링크의 채널의 크기와 위상을 추정해 낸다. 그리고 곱셈기1417은 입력신호를 AICH채널의 월시확산부호(Walsh spreading code)로 곱하고, 누적기1419는 이를 일정심볼구간(256칩)동안 누적하여 역확산된 심볼을 출력한다. 역확산된 AICH심볼은 복소공액기1415에서 채널추정기1413의 출력의 복소공액과 곱해져서 복조된다. 복조된 심볼은 위치변환기1423로 입력되는데, 이 위치변환기1423의 역할은 반복되는 심볼들이 이웃하도록 입력 심볼들을 재배치한다. 그리고 위치변환기1423의 출력은 곱셈기1427에서 마스크발생기1425에서 출력되는 마스크와 곱해져서 FHT변환기1429에 입력된다. FHT변환기1429는 곱셈기의 출력을 입력으로 받아 각 시그너처에 대한 신호크기를 출력하는 기능을 한다. 제어 및 판정기1431은 FHT변환기1429의 출력을 입력으로 받아 제일 가능성이 높은 CA-AICH의 시그너처를 찾아내어 판정한다. 도 14에서 위치변환기1423와 마스크발생기1425 및 곱셈기1427의 위치를 서로 바꾸어도 동작은 같다. 그리고, 이동국 수신기가 위치변환기1423을 사용하여 입력심볼들의 위치를 바꾸지 않는다고 하더라도 각 심볼이 전송되는 위치를 기억하여 이를 FHT를 수행할 때 사용할 수도 있다.

<88> 본 발명에서는 CA-AICH 시그너처구조에 대한 한 실시예를 보였다. 이를 정리하면 다음과 같다. 길이가 2^K 인 2^K 개의 시그너처를 발생한다. (여기에 +1/-1의 부호를 곱하는 것까지 고려하면 가능한 신호의 수는 2^{K+1} 이 될수 있다.) 그러나, 전체 시그너처를 다 사용하는 것이 아니고 시그너처 중 일부만 사용한다고 하면 이동국 수신기의 복잡도를

줄이기 위해 보다 효율적으로 이를 할당하는 것이 필요하다. 만일 전체 시그너처중 M개의 시그너처만 사용한다고 가정한다. 여기서, $2^{L-1} < M \leq 2^L$ 이고 $1 \leq L \leq K$ 이다. 이때 사용하는 길이 2^K 인 M개의 시그너처들은 각 심볼의 위치를 재배치(permutation)한 후, 특정 마스크를 각 비트에 XOR하였을 때, 길이 2^L 의 Hadamard 함수의 각 비트를 2^{K-L} 회 만큼 반복하여 전송하는 형태가 되도록 한다. 그래서, 수신기에서 수신심볼들에 특정 마스크를 곱하고 각 심볼들의 위치를 재배치하여 FHT를 간단히 수행할 수 있게 하는데 그 목적이 있다.

<89> 그리고, AICH를 전송하는 또 하나의 방법은 프리앰블에 사용되는 시그너처와 다른 시그너처를 사용하는 것이다. 즉, 시그너처로 하다마드(Hadamard) 함수를 사용하는 것이다. 상기 Haramard 함수는 다음과 같은 형태로 만들어 진다.

$$<90> \quad H_n = \begin{bmatrix} H_{n-1} & H_{n-1} \end{bmatrix}$$

$$<91> \quad \begin{bmatrix} H_{n-1} & -H_{n-1} \end{bmatrix}$$

$$<92> \quad H_1 = \begin{bmatrix} 1 & 1 \end{bmatrix}$$

$$<93> \quad \begin{bmatrix} 1 & -1 \end{bmatrix}$$

<94> 그러면, 본 발명의 실시예에서 필요한 길이 16의 HADAMARD 함수는 다음과 같다. 아래의 시그너처를 AICH채널의 이득 A가 곱해진 형태로 나타낼 수도 있다. 이 경우는 1은 A로 -1은 -A로 바꾸면 된다.

$$<95> \quad \begin{bmatrix} 1 & 1 & 1 & 1 & 1 & 1 & 1 & 1 & 1 & 1 & 1 & 1 & 1 & 1 & 1 & 1 \end{bmatrix} \Rightarrow S1$$

$$<96> \quad \begin{bmatrix} 1 & -1 & 1 & -1 & 1 & -1 & 1 & -1 & 1 & -1 & 1 & -1 & 1 & -1 & 1 & -1 \end{bmatrix} \Rightarrow S2$$

$$<97> \quad \begin{bmatrix} 1 & 1 & -1 & -1 & 1 & 1 & -1 & -1 & 1 & 1 & -1 & -1 & 1 & 1 & -1 & -1 \end{bmatrix} \Rightarrow S3$$

<98>	1	-1	-1	1	1	-1	-1	1	1	-1	-1	1	1	-1	-1	1	=> S4
<99>	1	1	1	1	-1	-1	-1	-1	1	1	1	1	-1	-1	-1	-1	=> S5
<100>	1	-1	1	-1	-1	1	-1	1	1	-1	1	-1	-1	1	-1	1	=> S6
<101>	1	1	-1	-1	-1	-1	1	1	1	1	-1	-1	-1	-1	1	1	=> S7
<102>	1	-1	-1	1	-1	1	1	-1	1	-1	-1	1	-1	1	1	-1	=> S8
<103>	1	1	1	1	1	1	1	1	-1	-1	-1	-1	-1	-1	-1	-1	=> S9
<104>	1	-1	1	-1	1	-1	1	-1	-1	1	-1	1	-1	1	-1	1	=> S10
<105>	1	1	-1	-1	1	1	-1	-1	-1	-1	1	1	-1	-1	1	1	=> S11
<106>	1	-1	-1	1	1	-1	-1	1	-1	1	1	-1	-1	1	1	-1	=> S12
<107>	1	1	1	1	-1	-1	-1	-1	-1	-1	-1	-1	1	1	1	1	=> S13
<108>	1	-1	1	-1	-1	1	-1	1	-1	1	-1	1	1	-1	1	-1	=> S14
<109>	1	1	-1	-1	-1	-1	1	1	-1	-1	1	1	1	1	-1	-1	=> S15
<110>	1	-1	-1	1	-1	1	1	-1	-1	1	1	-1	1	-1	-1	1	=> S16

<111> 위의 Hadamard 함수 중 8개를 CD-AICH에 그리고 나머지 8개를 CA-AICH에 할당한다.

이때 CA-AICH의 시그너처를 할당하는 순서는 다음과 같다.

<112> {S1, S9, S5, S13, S3, S7, S11, S15}

<113> 그리고, CD-AICH에 시그너처는 다음과 같이 할당한다.

<114> {S2, S10, S6, S14, S4, S8, S12, S16}

<115> 여기서, CA-AICH의 시그너처는 왼쪽부터 할당한다. 위와 같이 할당하는 이유는 이

동국에서 FHT를 가능하게 하여 복잡도를 최소화 하는데 그 이유가 있다. 위의 CA-AICH의

시그너처를 왼쪽부터 2개, 4개, 8개의 시그너처를 선택하면 제일마지막 열을 제외하고는 한 열의 A의 수와 -A의 수가 같다. 사용된 시그너처의 수에서는 이동국 수신기의 구조가 제일 간단해 진다.

<116> 또한·상기 시그너처를 CPCH제어를 위한 순방향 채널 또는 CPCH에 또 다른 형태로 대응 시킬수 있다. 예를 들면, CA-AICH에 사용하는 시그너처의 할당의 예는 다음과 같다

<117> [1, 9] => 2개까지의 시그너처를 사용

<118> [1, 5, 9, 13] => 4개까지의 시그너처를 사용

<119> [1, 3, 5, 7, 9, 11, 13, 15] => 8개까지의 시그너처를 사용

<120> 만일, 전체 NUM_CPCH개의 CPCH를 사용한다면 ($1 < \text{NUM_CPCH} \leq 16$), k번째 ($k=0, \dots, \text{NUM_CPCH}-1$) CPCH (또는 CPCH의 제어를 위한 순방향 채널)에 대응되는 시그너처에 곱해지는 +1/-1 부호는 다음과 같다.

<121> $\text{CA_sign_sig}[k] = (-1)^{[k \bmod 2]}$

<122> 여기서 CA_sign_sig 여기서 sign_sig[k]란 k번째 시그너처에 곱하는 +1/-1의 부호를 뜻하고, $[k \bmod 2]$ 란 k를 2로 나눈 나머지를 뜻한다. x를 사용되는 시그너처의 차원을 나타내는 수로 정의한다. 즉, 하기와 같이 표현할 수 있다.

<123> $x = 2 \quad \text{if} \quad 0 < \text{NUM_CPCH} \leq 4$

<124> $4 \quad \text{if} \quad 4 < \text{NUM_CPCH} \leq 8$

<125> $8 \quad \text{if} \quad 8 < \text{NUM_CPCH} \leq 16$

<126> 그리고, 사용되는 시그너처는 다음과 같다.

<127> $CA_sig[k] = (16/x) * ??k/2?? + 1$

<128> 여기서 $??y??$ 란 y 를 넘지 않는 최대의 정수를 뜻한다. 예를 들어, 4개의 시그너처를 사용하는 경우의 시그너처 할당을 보이다.

<129> $S1 \Rightarrow 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1$

<130> $S5 \Rightarrow 1 \ 1 \ 1 \ 1 \ -1 \ -1 \ -1 \ -1 \ 1 \ 1 \ 1 \ 1 \ -1 \ -1 \ -1 \ -1$

<131> $S9 \Rightarrow 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ 1 \ -1 \ -1 \ -1 \ -1 \ -1 \ -1 \ -1 \ -1$

<132> $S13 \Rightarrow 1 \ 1 \ 1 \ 1 \ -1 \ -1 \ -1 \ -1 \ -1 \ -1 \ -1 \ -1 \ 1 \ 1 \ 1 \ 1$

<133> 위에서 보듯이 본 발명의 실시예에서 제시하는 방법대로 시그너처를 할당하면, 길이 4의 Hadamard 부호를 각기 4번 반복한 형태가 된다. 그러므로, 이동국 수신기에서 CA-AICH를 수신할 때 반복된 4심볼 씩을 더한 후, 길이 4의 FHT를 취하면 되므로 수신기의 복잡도를 크게 감소할 수 있다.

<134> 또한, 상기의 CA-AICH 시그너처 매핑에서 각 CPCH정보에 대한 시그너처의 번호를 한 개씩 더한 형태로 대응시킬 수도 있다. 이 경우, 연속한 $2i$, $2i+1$ 번째의 두 심볼이 반대부호가 되는데 이동국 수신기는 역확산한 두 심볼중 앞의 심볼에서 뒷심볼을 빼주면 되므로 같은 구현이라고 볼수 있다.

<135> 반대로, CD-AICH에 할당하는 시그너처는 다음과 같은 순서로 할당할 수 있다. k 번째의 CD-AICH의 시그너처를 만드는 가장 쉬운 방법은 위의 CA-AICH의 시그너처 할당에서 시그너처의 번호를 하나씩 증가시키는 것이다. 또 다른 방법은 다음과 같이 표현할 수 있다.

<136> $CD_sign_sig[k] = (-1)^{[k \bmod 2]}$

<137> $CD_sig[k] = 2 * \frac{k}{2} + 2$

<138> 즉, 상기한 바와 같이 [2, 4, 6, 8, 10, 12, 14, 16]의 순으로 순차적으로 CA-AICH를 할당하는 것이다.

<139> 도 15에 상기 시그너처 구조에 대한 이동국의 CA-AICH수신장치가 있다. 도 14와 비교하면 위치변환기 및 마스크 발생기가 없다. 이는 이렇게 변환을 하지 않아도 되도록 시그너처를 다시 설계하였기 때문이다.

<140> 도 15의 동작을 다시설명하면 A/D 변환기의 입력을 파일럿 채널의 확산부호 W_p 를 곱하여 역확산한 후, 이를 채널추정기로 입력하여 순방향링크의 채널의 크기와 위상을 추정해 낸다. 그리고 입력신호를 AICH채널의 월시확산부호로 곱하고 이를 일정심볼구간(256칩)동안 누적하여 역확산된 심볼을 출력한다. 역확산된 심볼들은 FHT변환기1529에 입력된다. FHT변환기1529는 복조된 심볼들을 입력으로 받아 각 시그너처에 대한 신호 크기를 출력하는 기능을 한다. 제어 및 판정기1531은 FHT변환기1529의 출력을 입력으로 받아 제일 가능성이 높은 CA-AICH의 시그너처를 찾아내어 판정한다. 도 15는 도 14와 달리 위치변환기 및 마스크를 곱하는 부분이 없다. 이는 이러한 추가적인 동작을 하지 않아도 이동국이 FHT를 수행할 수 있도록 시그너처를 다시 설계하였기 때문이다.

<141> 본 발명에서는 CA-AICH 시그너처구조에 대한 또 다른 실시예를 보였다. 두 번째 실시예에서는 이동국 수신기의 구조를 간단히 하기위해 Hadamard 함수를 시그너처로 사용하는 것이다. 그리고, 시그너처의 일부를 CA-AICH 사용하는 경우 보다 효율적인 할당방법을 제안한다. 이를 정리하면 다음과 같다. 길이가 2^K 인 2^K 개의 시그너처를 발생한다. (여기에 +1/-1의 부호를 곱하는 것까지 고려하면 가능한 신호의 수는 2^{K+1} 이 될수 있다.) 그러나, 전체 시그너처를 다 사용하는 것이 아니고 시그너처 중 일부만 사용한다

고 하면 이동국 수신기의 복잡도를 줄이기 위해 보다 효율적으로 이를 할당하는 것이 필요하다. 만일 전체 시그너처중 M 개의 시그너처만 사용한다고 가정한다. 여기서, $2^{L-1} < M \leq 2^L$ 이고 $1 \leq L \leq K$ 이다. 이때 사용하는 길이 2^K 인 M 개의 시그너처들은 길이 2^L 의 Hadamard 함수의 각 비트를 2^{K-L} 회 만큼 반복하여 전송하는 형태가 되도록 한다.

<142> 또한 역방향의 공통제어채널에 사용하는 채널의 할당도 중요한 문제이다.

<143> 먼저 가장 쉬운 채널할당의 방법은 기지국이 전력제어정보를 송신하는 순방향제어 채널과 이동국이 메시지를 송신하는 역방향 공통제어채널을 1대1로 대응시켜 할당하는 방법이다. 상기와 같이 순방향 제어채널과 역방향 공통제어채널을 1대1로 할당하는 경우에는 별도의 추가적인 메시지없이 역방향공통제어채널과 순방향의 제어채널을 한번의 명령으로 할당할 수 있게 된다. 즉, 상기와 같은 채널 할당방법은 CA-AICH가 순방향과 역방향링크에 사용될 채널을 모두 지정하는 경우이다.

<144> 두 번째의 방법은 역방향 채널을 이동국이 전송한 AP 프리앰블의 시그너처, 접근채널의 슬롯 수, 그리고 CD프리앰블의 시그너처등의 함수로 맵핑시켜 놓는 것이다. 예를 들면 역방향공통채널을 CD프리앰블의 시그너처와 이 프리앰블을 전송한 시점의 슬롯 번호에 대응되는 역방향채널에 대응시켜 놓는 것이다. 즉, 상기와 같은 채널 할당방법은 CD-AICH는 역방향링크에 사용되는 채널을 할당하는 기능을 하고, 상기 CA-AICH는 순방향 링크에 사용하는 채널을 할당하는 기능을 하도록 하는 것이다. 상기와 같은 방법으로 기지국이 순방향채널을 할당하게 되면, 상기 기지국이 가지고 있는 자원을 최대한 활용하여 사용할 수 있으므로 채널활용의 효율이 높아지게 된다.

<145> 도 7은 본 발명의 실시예에 따라 역방향 공통채널을 통해 메시지를 통신하는 이동국의 구조를 도시하는 도면이다.

<146> 상기 도 7을 참조하면, AICH 복조기711은 제어기720의 제어하에 기지국의 AICH 발생기로부터 송신되는 순방향 링크의 AICH 신호들을 수신하여 복조한다. 상기 AICH복조기711은 AP-AICH 복조기, CD-AICH 복조기, CA-AICH 복조기들을 각각 구비할 수 있다. 이런 경우, 상기 제어기720은 상기 도 3의 311과 같이 기지국으로부터 송신되는 AP-AICH, CD-AICH 및 CA-AICH를 각각 수신할 수 있도록 상기 각 복조기들의 채널을 지정한다. 또한 상기 AP-AICH, CD-AICH 및 CA-AICH를 하나의 복조기로 구현하거나 또는 별개의 복조기들로 구현할 수 있다. 이런 경우 상기 제어기720은 시간 분할되어 수신되는 각 AICH를 수신하기 위하여 슬롯들을 할당하여 채널을 지정할 수 있다.

<147> 데이터 및 제어신호 처리기713은 상기 제어기720에 의해 채널이 지정되며, 지정된 채널을 통해 수신되는 데이터 또는 제어신호(전력제어명령포함)를 수신하여 처리한다. 채널추정기715는 상기 기지국으로부터 송신되어 순방향 링크로 수신되는 신호의 세기를 추정하여 상기 데이터 및 제어신호 처리기713의 위상보상 및 이득을 제어하며 복조를 도와준다.

<148> 제어기720은 이동국의 순방향 링크 채널수신기 및 역방향 링크 채널송신기들의 전반적인 동작을 제어한다. 본 발명의 실시예에서 상기 제어기720은 기지국을 액세스할 시 접근 프리앰블 AP 및 충돌검출 프리앰블 CD의 발생을 제어하며, 상기 기지국으로부터 송신되는 AICH 신호들을 처리한다. 즉, 상기 제어기720은 도 3의 351과 같이 프리앰블 발생기731을 제어하여 접근프리앰블 AP 및 충돌검출 프리앰블 CD를 발생시키며, AICH 복조기711을 제어하여 도 3의 311과 같이 발생하는 AICH신호들을 처리한다.

<149> 프리앰블 발생기731은 상기 제어기720의 제어하에 도 3의 351과 같이 프리앰블 AP 및 CD를 생성하여 출력한다. 프레임 형성기(frame formatter)733은 상기 프리앰블 발생

기731에서 출력되는 프리앰블 AP 및 CD와, 역방향 링크의 패킷 데이터와 파일럿신호들을 입력하여 프레임 데이터로 포맷팅하여 출력하며, 상기 제어기720에서 출력되는 전력제어신호에 의해 역방향 링크의 송신 전력을 제어한다. 이때 본 발명의 실시예에서는 상기 부호화된 패킷 데이터를 출력하는 채널은 역방향 공통패킷채널이 될 수 있다. 또한 역방향링크로 순방향링크의 전력을 제어하기 위한 전력제어명령이 전송될 수도 있다.

<150> 도 8은 본 발명의 실시예에 따라 역방향 공통채널을 통해 메시지를 통신하는 기지국의 구조를 도시하는 도면이다.

<151> 상기 도 8을 참조하면, 프리앰블 검출기811은 이동국으로부터 송신되어 도 3의 351과 같이 수신되는 프리앰블 AP 및 CD를 검출하여 제어기820에 출력한다. 데이터 및 제어신호 처리기813은 상기 제어기820에 의해 채널이 지정되며, 지정된 채널을 통해 수신되는 데이터 또는 제어신호를 수신하여 처리한다. 채널추정기815는 상기 기지국으로부터 송신되어 순방향 링크로 수신되는 신호의 세기를 추정하여 상기 데이터 및 제어신호 처리기813의 이득을 제어한다.

<152> 제어기820은 기지국의 순방향 링크 채널송신기 및 역방향 링크 채널송신기들의 전반적인 동작을 제어한다. 본 발명의 실시예에서 상기 제어기820은 이동국이 기지국을 액세스할 시 발생하는 접근 프리앰블 AP 및 충돌검출 프리앰블 CD의 검출을 제어하며, 상기 프리앰블 AP 및 CD에 대한 응답 및 채널할당명령을 위한 AICH 신호들의 발생을 제어한다. 즉, 상기 제어기820은 도 3의 351과 같이 프리앰블 검출기811을 통해 수신되는 접근프리앰블 AP 및 충돌검출 프리앰블 CD가 검출될 시, AICH 발생기831을 제어하여 도 3의 311과 같이 AICH신호들을 발생시킨다.

<153> AICH 발생기831은 제어기820의 제어하에 상기 프리앰블신호에 대한 응답신호인

AP-AICH, CD-AICH 및 CA-AICH를 발생한다. 상기 AICH발생기831은 AP-AICH 발생기, CD-AICH 발생기, CA-AICH 발생기들을 각각 구비할 수 있다. 이런 경우, 상기 제어기820은 상기 도 3의 311과 같이 AP-AICH, CD-AICH 및 CA-AICH를 각각 발생할 수 있도록 각 발생기들을 지정한다. 또한 상기 AP-AICH, CD-AICH 및 CA-AICH를 하나의 발생기로 구현하거나 또는 별개의 발생기들로 구현할 수 있다. 이런 경우 상기 제어기820은 AICH 프레임의 슬롯들을 시분할하여 각 AICH를 송신할 수 있도록, AICH 프레임의 슬롯들을 할당할 수 있다.

<154> 프레임 형성기(frame formatter)833은 상기 AICH발생기831에서 출력되는 AP-AICH, CD-AICH, CA-AICH와, 순방향 링크의 제어신호들을 입력하여 포매팅하여 출력하며, 상기 제어기820에서 출력되는 전력제어명령에 의해 역방향 링크의 송신 전력을 제어한다. 또한, 역방향링크로 순방향링크에 대한 전력제어명령이 전송된다면 이 전력제어명령에 따라 공통 패킷채널을 제어하기 위한 순방향채널의 전력을 제어할 수도 있다.

<155> 상기한 본 발명의 실시예에서는 한 슬롯에 한 개의 CPCH만을 할당할 수 있었다. 즉, CA-AICH의 각 채널을 할당하는 시그너처가 서로 직교하라고 하더라도 이동국이 어떤 것이 자신에게 전송되었는지를 알 수 없다. 이 문제를 해결하기 위해 한 슬롯에 여러 개의 CPCH를 전송할 수 구조를 사용할 수 있다. 이런 구조는 상기 기지국이 CD-AICH를 전송하면서 CD-AICH에 단말에게 CA-AICH의 정보를 주는 경우가 될 수 있다.

<156> 본 발명의 실시예에서는 상기 CD-AICH에 CA-AICH가 한번에 2개의 CPCH를 할당하는 경우에 대해 설명하겠다. 상기 CD-AICH를 전송할 때, 기지국은 +1/0/-1중 한 개의 신호를 곱하여 전송할 수 있다. 0을 곱하는 경우는 기지국이 단말기의 CD 프리앰블을 검출하지 못한 경우이고, 검출한 경우에는 +1/-1중 한 개를 곱하여 전송할 수 있다.

<157> 상기 CD-AICH에 곱할 수 있는 정보 $+1/-1$ 은 CA-AICH를 지정하는 데 사용할 수 있다. 즉, CD-AICH에 $+1$ 을 곱하여 전송하면 기지국은 해당 단말기에 CA-AICH에 $+1$ 을 곱하여 전송한다. 또, CD-AICH에 -1 을 곱하여 전송하면 기지국은 해당 단말기에 CA-AICH에 -1 을 곱하여 전송한다. 그러면 상기 단말기는 상기 CD-AICH에 $+1/-1$ 의 곱해진 패턴을 검출하여 CA-AICH로 전송하는 채널할당 명령중 그 패턴에 해당하는 채널을 사용한다. 즉, 상기 단말기가 CD-AICH에 -1 의 패턴을 검출하였으면 CA-AICH로 전송되는 채널할당명령중 -1 곱해져서 전송되는 채널을 할당받고, $+1$ 의 패턴을 검출하였으면 CA-AICH로 전송되는 채널할당명령중 $+1$ 곱해져서 전송되는 채널을 할당받는다. 이렇게 함으로 한 개의 AICH에 2개의 채널할당을 동시에 수행할 수 있는 장점을 갖는다.

<158> 상기와 같은 방법은 한 슬롯에서 최대 2개까지의 CPCH를 할당할 수 있다는 장점이 있다. 그러나, 상기 목적을 다른 방법으로도 구현할 수 있다. 도 16은 본 발명의 실시예에 따라 여러 개의 CPCH를 할당하는 제1구현예를 도시하는 도면이다. 도 16에서는 CD-AICH와 CA-AICH만을 도시하였고 그 앞에 이루어 지는 포착프리앰블, 포착 AICH, CD프리앰블의 전송등의 과정은 도 3에 그려진 것과 같다. 도 16의 τ_{cd-ca} 는 CD-AICH와 CA-AICH와의 시간지연을 나타내며 이 값을 0으로 설정하여 CD-AICH와 CA-AICH를 동시에 전송할 수도 있다.

<159> 상기 도 16에 도시된 바와 같이 여러 개의 직교함수가 CD-AICH에 할당되어 있다. 여러개의 직교부호 W_1, W_2, \dots, W_N 을 CD-AICH에 할당하는 것이다. 그리고, 동시의 몇 개까지의 CD-AICH까지 전송할 수 있는지는 미리 이동국들에게 알려준다. 기지국은 한꺼번에 M 개의($0 < M \leq N$) CD-AICH를 전송하려고 하는 경우, N 개의 CD-AICH채널중의 M 개의 직교부호에 CD-AICH를 전송한다. 예를 들면, 기지국이 두 개의 CPCH를 할당하려는 경우,

W1, W2 두개의 직교부호에 각기 다른 CD-AICH를 전송한다. 그리고, CD-AICH를 전송하기 위한 직교부호와 CA-AICH를 전송하기 위한 직교부호는 미리 약속되어 있다. 예를 들면 W1에 CD-AICH를 전송하는 경우 WN+1에 CA-AICH를 전송하고, W2에 CD-AICH를 전송하는 경우는 WN+2에 CA-AICH를 전송하는 것이다. 이동국은 여러개의 직교부호 W1, W2,, WN을 모두 복조하여 그 중 자신이 전송한 CD-AICH를 기지국이 전송했는지 확인한다. 자신이 수신해야할 CD-AICH의 시그니처를 수신한다면 해당 직교채널에 미리 약속된 CA-AICH의 직교채널을 복조하여 자신에게 할당된 CPCH의 정보를 알수 있다. 예를 들면, 이동국이 W2에서 자신에게 전송된 CD-AICH를 수신한 경우, 이 직교채널에 미리 약속된 WN+2의 채널에 전송된 CPCH채널의 정보를 수신하면 된다.

<160> 도 17은 본 발명의 실시예에 따라 여러개의 CPCH를 할당하는 제2구현예를 도시하고 있다. 상기 도 17은 한 개의 직교채널을 CD/CA-AICH에 할당할 수 있다. 이런 경우, 시그니처를 잘 분배하여 한 개의 시그니처는 CD-AICH로 할당하고, 또 다른 CA-AICH는 다른 채널에 할당할 수 있다. 그러므로, 상기 도 17과 같은 실시예는 한 직교채널로 CD-AICH와 CA-AICH가 동시에 전송되는 경우이다. 여러개의 직교채널을 이러한 AICH로 할당한다. 그리고 각 직교채널로 여러개의 CD/CA-AICH를 전송한다. 즉, 한 슬롯에 여러개의 CPCH를 할당하는 신호를 보낸다. 이동국이 여러개의 직교채널에 전송되는 AICH를 수신하여 자신에게 전송되는 CD-AICH가 있는지 확인한다. 만일 자신에게 전송되는 CD-AICH가 없다면 기지국이 CPCH를 할당하지 않은 것으로 인식하고 다음에 다시 재시도 한다. 그러나, 한 직교채널에 CPCH가 전송되었다면, 그 채널에 전송되는 CA-AICH를 수신하여 CPCH를 전송한다.

<161> 상기한 방법으로 한 슬롯에 여러개의 CPCH할당을 허용할 수 있다. 기지국은 한 슬

릿에 최대 몇 개까지의 CPCH의 할당을 허용하는 지의 정보를 브로드캐스팅 채널을 통해 알려준다. 그리고, 각 CD-AICH, CA-AICH에 사용되는 직교부호들을 알려줄 수도 있다. 이동국은 브로드캐스팅 채널의 CPCH할당에 관련된 정보를 수신하여 모든 가능한 CD-AICH에 대해 복조를 수행한다. 그리고, 이동국은 자신에게 전송된 CD-AICH시그너처 (자신이 전송한 CD 프리앰블에 대응하는 AICH의 시그너처)를 수신하면 수신된 CD-AICH에 대응하는 (또는 같은) 직교부호로 전송되는 CA-AICH를 복조하여 이동국에게 할당된 CPCH 관련정보를 얻는다.

<162> 상기한 대로 여러개의 CPCH를 한 슬롯에서 할당하기 위해서는 기지국은 여러개의 AICH를 전송해야 하지만, 이동국은 여러채널에서 오는 신호를 수신해야 하는 부담이 있다. 즉, 각 채널마다 별개의 수신기를 구비하여 각 AICH에서 오는 신호를 별개로 복조, 검출할 수도 있다. 그러나, 상기 수신기는 이동국의 복잡도를 크게 증가시킨다. 그러나, 여러 개의 AICH에 할당된 직교부호를 효율적으로 설계하면 이동국 수신기의 복잡도를 크게 증가시키지 않고 AICH를 검출할 수 있다. 예를 들면, 한 AICH의 심볼의 길이가 256 칩이라고 가정하자. 2개의 AICH채널을 할당하는 경우 128 칩 길이의 직교부호 W_i 를 AICH에 할당한다. 그리고, 각 AICH에는 256 칩 길이의 두 개의 직교부호 $[W_i \ W_i]$ 와 $[W_i \ -W_i]$ 를 할당한다. 이동국 수신기는 이 128칩 길이의 직교부호 W_i 에 대해서 역확산을 하고 역확산한 결과를 두 심볼 단위로 더하고 빼서 각 AICH의 수신심볼들을 만들어 낼 수 있다. 4개의 AICH채널을 할당하는 경우 길이 64칩의 직교부호 W_k 를 AICH에 할당한다. 이때 AICH에는 각각 $[W_k \ W_k \ W_k \ W_k]$, $[W_k \ -W_k \ W_k \ -W_k]$, $[W_k \ W_k \ -W_k \ -W_k]$, $[W_k \ -W_k \ -W_k \ W_k]$ 의 4개의 직교채널을 할당한다. 이때, 이동국 수신기는 64칩 길이의 직교부호 W_k 로 입력신호를 역확산하여 수신한다. 4개의 연속된 역확산된 심볼을 각각 $x_1, x_2,$

x_3, x_4 라 한다면 각 채널의 출력은 다음과 같이 만들 수 있다.

$$<163> \quad Y1 = x1 + x2 + x3 + X4$$

$$<164> \quad Y2 = x1 - x2 + x3 - X4$$

$$<165> \quad Y3 = x1 + x2 - x3 - X4$$

$$<166> \quad Y4 = x1 - x2 - x3 + X4$$

<167> 여기서 $Y1, Y2, Y3, Y4$ 는 각각 4개의 AICH에 해당하는 역확산된 심볼을 뜻한다.

<168> 또한 상기 CD-AICH의 +1/-1의 정보를 채널할당에 사용할 수도 있다. 도 9는 상기 CD-AICH에 전송되는 +1/-1정보로 채널할당에 사용하는 구현 예를 보여준다. 도 9의 실시 예에서는 동시에 가능한 CPCH가 모두 8개라고 가정하였으며, CD-AICH에 전송되는 +1/-1로 채널을 할당하는 예는 상기와 같은 구체적인 수치에 관계없이 적용될 수 있다.

<169> 상기 도 9를 참조하면, 순방향제어채널 8개를 4개씩 그룹화하여 911 및 913과 같이 A, B그룹으로 구분한다. 만일 CD-AICH에 +1이 곱하여서 전송되면 순방향제어채널은 상기 911과 같은 A그룹의 4개의 채널중에 하나가 선택되고, CD-AICH에 -1이 곱하여서 전송되면 순방향제어채널은 913과 같은 B그룹의 4개의 채널 중 하나가 선택된다. 상기 도 9와 같은 방법으로 채널을 할당하면 서로 직교인 시그너처로 채널할당명령 전송할 수 있는 CA-AICH의 길이를 반으로 줄일 수 있는 이점이 있다. 이때 상기 CPCH의 채널번호는 순방향채널에 1:1로 대응하여 순방향채널만 지정하면 역방향 CPCH를 지정할 수 있도록 할 수 있고, 단말기가 전송한 AP와 CD프리앰블, 그리고 액세스 슬롯번호의 함수로 지정되게 할 수도 있다. 또한, 상기 도 9의 실시 예에서 CPCH의 수를 8개로 제한하고, 상기 CA-AICH를 4비트 심볼길이가 되도록 한 이유는 도 6과 같은 CA-AICH를 CD-AICH와 시분할

로 사용하려고 하는 데 하는데 그 목적이 있다.

<170> 또한 CD-AICH의 부호를 다른 용도로 사용할 수도 있다. CD-AICH의 +1/-1의 부호를 CA-AICH의 전송여부를 알리는 용도로 사용하는 것이다. 즉, 이동국이 전송하는 AP 프리앰블, CD프리앰블, 각 프리앰블의 전송시점에 함수로 순방향채널 및 역방향 공통패킷채널을 매핑하여 둔다. 이동국이 전송한 프리앰블과 전송시점의 함수로 역방향 공통 패킷 채널 및 이를 제어하기 위한 순방향채널이 미리 약속되어 있으며, 기지국은 이동국이 전송한 프리앰블과 전송시점 등의 정보로부터 미리 약속된 채널을 알 수 있다. 기지국은 이동국의 프리앰블을 검출하여 미리 약속된 역방향 공통 패킷 채널 및 순방향 채널을 알 수 있으며, 해당 채널이 다른 사용자에 의해 이미 사용중인지 아닌지를 알 수 있다. 만일 미리 약속된 역방향 공통패킷채널 또는 순방향 채널이 다른 사용자에 의해 사용중이면 채널할당 명령(CA-AICH)을 전송하고 그렇지 않은 경우에는 채널할당 명령(CA-AICH)을 전송하지 않고 미리 약속된 역방향 공통패킷채널 또는 순방향 채널을 사용한다. 즉, 이미 약속된 역방향공통채널/순방향채널이 사용가능하면 CD-AICH에 +1의 부호를 곱하여 전송하고 채널할당 -AICH를 전송하지 않는다. 만일 이미 약속된 역방향공통채널/순방향 채널이 다른 사용자에 의해 사용중이라면 CD-AICH에 -1의 부호를 곱하여 전송하고 채널 할당-AICH를 전송한다. 이때에는 채널할당 AICH로 의해 할당된 채널을 통하여 역방향 공통 패킷 채널이 전송되게 된다. 이렇게 미리 이동국이 전송하는 프리앰블과 전송시점에 대해 채널을 약속해 놓고 약속된 채널이 다른 사용자에 의해 사용중인 경우에만 채널할당-AICH를 전송함으로써 채널할당-AICH가 전송되는 확률을 줄일 수 있다.

<171> 이동국은 CD-AICH를 수신하여 CD-AICH에 곱해진 부호가 +1로 검출되면 단말기가 전송한 프리앰블들과 전송시점에 함수로 미리 약속된 채널을 사용한다. 그러나, CD-AICH에

곱해진 부호가 -1로 검출되면 미리 약속된 채널이 다른 사용자에 의해 사용중이므로 기지국이 전송하는 CA-AICH를 기다린다. 그리고 CA-AICH를 수신하여 기지국이 할당하는 순방향 / 역방향 공통 패킷채널을 사용하여 데이터를 전송한다.

<172> 본 발명의 실시예에서는 CA-AICH를 전송함에 있어서 새로운 순방향링크의 채널을 CA-AICH를 위해 할당하거나 CD-AICH와 시분할 하는 경우에 대해 설명하였다. 그러나, 기존의 CD-AICH의 위치에 CA-AICH를 전송할 수도 있다. 즉, CD-AICH에 뒤따르는 슬롯에는 CA-AICH를 전송하는 것이다. 이렇게 함으로 얻어질 수 있는 장점은 순방향링크에 별도의 채널을 할당하여 CA-AICH를 전송할 필요가 없다는 것이다. 그러나, 이렇게 전송할 때에는 다른 접근 슬롯으로 접근 프리앰블을 전송한 이동국이 CA-AICH를 CD-AICH와 오인하는 문제점이 있을 수 있다. 이를 해결할 수 있는 방법으로 다음과 같은 것이 가능하다.

<173> CD-AICH로 전송하는 경우에는 시그니처에 +1을 곱하여 전송하고 CA-AICH를 전송하는 경우에는 시그니처에 -1을 곱하여 전송하는 것이다. 이동국이 시그니처를 수신하여 그 sign을 검출하여 전송된 AICH가 CD-AICH인지 CA-AICH인지를 판단하도록 하는 것이다. 그리고 이 경우 CA-AICH와 CD-AICH가 같은 것이 전송되지 않는 한, CD-AICH와 CA-AICH를 동시에 전송할 수 있다는 장점이 있다.

<174> 또 다른 방법은 CD-AICH가 전송될 것이라는 것이 판단되면 기지국은 다음 접근 슬롯의 AP프리앰블이나 CD프리앰블에 대해 AICH를 전송하지 않는 것이다. 이렇게 되면 AICH를 수신한 이동국만이 CD-AICH를 수신할 것이므로 이동국이 두 경우를 오인하는 일은 없을 것이다. 그러나, CD-AICH가 자주 전송되게 된다면 기지국이 AICH를 전송할 수 없는 경우가 빈번히 발생할 수 있으므로 CD-AICH를 전송하는 횟수를 줄여주는 것이 좋다. 이때 사용할 수 있는 방법으로 상기에서 설명한 대로 미리 프리앰블과 이동국의 전송

시점에 대해 채널을 약속해 놓고 이 채널을 다른 사용자가 사용하고 있는 경우에만 CD-AICH를 전송하는 방법을 채택할 수 있다. 즉, 앞에서 설명한대로 CA-AICH의 전송여부를 CD-AICH의 부호로서 이동국에게 알리는 것이다. 이렇게 함으로 별도의 채널을 CD-AICH에 할당하지 않고도 채널할당을 할 수 있다는 장점이 있다.

<175> 본 발명에서는 상기 CD-AICH가 전송된 후 CA-AICH를 전송하거나 또는 상기 CD-AICH와 동시에 CA-AICH를 전송함으로써, 역방향 공통패킷채널의 충돌확률이 감소되고 채널할당이 효율적으로 수행되는 구조를 제공할 수 있다. 그러나, 상기의 구현예에서는 CD-AICH와 CA-AICH가 따로 전송되는 경우를 도시하고 있다.

<176> 도 10은 CD-AICH와 CA-AICH를 한 개의 AICH로 결합하여 전송하는 실시 예를 도시하고 있다. 즉, 상기 도 10은 상기 이동국으로부터 송신되는 CD 프리앰블을 검출할 시, 기지국이 상기 CD-AICH와 CA-AICH의 정보를 조합하여 한 개의 시그니처를 순방향의 AICH로 전송하는 예를 도시하고 있다. 상기 도 10에서 기지국이 상기 CD 프리앰블을 검출할 시 상기 이동국에서 송신하는 AICH를 CD/CA-AICH라고 칭한다. 도 10은 상기와 같이 기지국이 CD 프리앰블을 검출할 시 CD/CA-AICH를 전송하는 동작을 도시하고 있다. 여기서 상기 CD-AICH와 CA-AICH는 결합되어 한 개의 시그니처로 전송된다.

<177> 상기 도 10에 도시된 상기 CD/CA-AICH의 시그니처는 도 11과 같은 구조를 갖는 CD/CA-AICH 발생기에서 생성될 수 있다.

<178> 상기 도 11을 참조하면, 기지국은 검출된 CD 프리앰블의 시그니처와 CA의 정보를 결합하여 한 개의 시그니처를 생성한다. 본 발명의 실시 예에서는 16개의 CD 시그니처들을 가지며, 16개의 CPCH가 가능하다고 가정하였다. 이 정보의 조합은 256가지가 가능하며, 이는 8비트의 정보라고 생각할 수 있다. 상기 8비트의 정보가

시그너처 부호화기1111에 입력되어 16 심볼 길이의 시그너처가 생성된다. 상기 부호화기111에서 생성되는 각 슬롯에 해당하는 CD/CA시그너처는 멀티플렉서1113에 입력되어 다중화되며, 상기 멀티플렉서1113의 출력은 곱셈기1115에서 상기 CD/CA-AICH에 할당된 직교부호 $W_{cd/ca}$ 에 의해 확산되며, 상기 직교확산된 신호는 곱셈기1117에서 다시 순방향링크의 확산부호로 확산되어 순방향링크로 전송된다.

<179> AICH의 한 슬롯은 20 심볼구간이다. 그러나 실제로 시그너처는 그 중 16심볼에만 전송된다. 도 11의 실시예에서도 CD/CA시그너처가 16심볼동안 전송된다고 가정하였다. 그러나, 부호화의 이득을 최대화 하기위해 시그너처를 20심볼의 길이로 확장하여 (20,8) 부호화기를 사용할 수도 있다.

<180> 이때 상기 단말기는 상기 CD/CA-AICH의 채널을 수신하여 자신이 송신한 CD 프리앰블에 해당하는 시그너처에 대한 테스트를 수행한다. 이때 상기 기지국이 전송할 수 있는 시그너처의 수가 256개이지만, 상기 단말기는 이미 기대하는 CD의 값을 알고 있으므로 모든 시그너처에 대한 검출을 수행할 필요가 없다. 즉, 상기 이동국은 자신이 전송한 CD 프리앰블에 대응하는 16개의 채널할당에 대해서만 검출을 시도하면 된다. 그리고 상기 단말기가 자신이 검출한 CD와 채널할당 명령을 검출하면, 일정한 시간 이후에 지정된 채널을 사용하여 역방향 공통패킷채널을 전송한다.

<181> 도 6a 및 도 6b는 CA-AICH를 전송하는 실시예를 도시하고 있다. 상기 도 6a는 CA-AICH를 위한 채널을 새로 할당한 경우이고, 도 6b는 기존의 AICH와 시분할을 하여 CA-AICH를 전송하는 경우를 도시하고 있다. 그리고 도 12a 및 도 12b는 CD-AICH와 CA-AICH를 효율적으로 전송하는 구조에 대한 실시예를 도시하고 있다.

<182> 상기 도 6(a)의 경우, 이동국의 수신기는 CD-AICH를 수신한 후, CA-AICH를 수신하

기 위해 수신기의 직교부호를 바꿔 주어야 한다. 그러므로 상기 도 12(a)의 실시예에서는 한 개의 직교부호 채널을 CD-AICH와 CA-AICH를 전송하기 위해 할당하며, 짝수 번째의 접근 슬롯과 홀수 번째의 접근 슬롯에 대해 다른 AICH를 할당하여, CD-AICH와 CA_AICH를 전송하는 경우를 도시한 것이다. 즉, 기지국은 2개의 채널을 CD-AICH와 CA-AICH를 전송하기 위해 할당하며, 그 중 제1 CD/CA-AICH 채널은 홀수번째 접근 슬롯에 대한 CD-AICH와 CA-AICH를 전송하고, 제2 CD/CA-AICH 채널은 짝수번째 접근 슬롯에 대한 CD-AICH와 CA_AICH를 전송한다. 상기 이동국은 접근 프리앰블을 홀수번째 접근슬롯에 전송하였다면 제 1 CD/CA-AICH에서 CD-AUCH와 CA-AICH를 수신하며, 짝수번째 접근슬롯에 전송하였다면 제 2 CD/CA-AICH에서 CD-AUCH와 CA-AICH를 수신한다. 상기 도 12a의 실시예는 한 이동국에게 전송되는 CD-AICH와 CA-AICH가 연이어 전송되지만 몇 심볼의 시간간격을 주어 전송할 수도 있다.

<183> 도 12b는 상기 도 12a의 CD-AICH와 CA-AICH를 결합하여 한 개의 한 개의 시그널 CD/CA-AICH시그널처로 전송하는 경우의 실시예를 도시하고 있다. 상기 기지국은 2개의 채널을 CD/CA-AICH를 전송하기 위해 할당하며, 그 중 제1 CD/CA-AICH 채널은 홀수번째 접근 슬롯에 대한 CD/CA-AICH를 전송하고, 제2 CD/CA-AICH 채널은 짝수번째 접근 슬롯에 대한 CD/CA_AICH를 전송한다.

<184> 상기와 같은 방법은 기지국이 공통패킷채널에 관련된 자원, 즉 순방향제어채널 및 공통패킷채널 등을 일괄적으로 할당하는 방식을 제공하고 있다. 상기와 같이 채널할당을 수행하는 또 다른 구현 방법을 살펴본다. 상기 다른 구현 방법은 단말기가 접근프리앰블 AP를 송신하고 기지국이 AP-AICH를 송신하는 것은 상기 방식은 동일하지만, 상기 단말기가 전송할 수 있는 CD 프리앰블을 2개의 채널로 할당하는 것이다. 즉, 상기 CD 프리앰블

마다 2개의 순방향 제어채널의 할당이 가능하다. 이때 역방향 공통패킷채널은 상기 순방향 제어채널과 1:1로 대응되어 질 수 있다.

<185> 상기 구현 방법을 살펴보면, 상기 단말기가 CD프리앰블을 전송하면 단말기가 이 CD 프리앰블에 할당된 2개의 채널 중에 하나를 사용함을 미리 알 수 있다. 마찬가지로 상기 기지국은 CD프리앰블을 검출하였을 때, 상기 단말기가 사용할 채널이 어떤 것이라는 것을 알 수 있다. 즉, 상기 단말기는 CD프리앰블에 대응되는 2개의 채널중 한 개를 사용할 수 있다.

<186> 이때 상기 기지국은 상기 단말기가 전송한 CD프리앰블에 대응되는 채널 중, 사용 가능한 것이 어느 것인지를 판단하여 상기 CD-AICH에 +1/-1의 정보로 채널할당을 할 수 있다. 이때 +1은 두 개의 채널 중 제 1 채널을 의미하고, -1은 두 개의 채널 중 제 2채널을 의미한다. 상기 CD에 대응하는 두 개의 채널이 모두 사용 가능하면, 상기 기지국은 +1/-1중 임의의 것을 선택하여 전송한다. 그러나 상기 두 개의 채널 중 한 개만 사용 가능하면, 상기 기지국은 사용 가능한 채널에 대응하는 +1/-1의 정보를 CD-AICH에 곱하여 전송한다. 그리고, 두 개의 채널 모두가 사용이 불가능하면, 상기 기지국은 CD-AICH에 0을 곱하여 전송한다. 이는 상기 기지국이 아무 신호도 전송하지 않음을 나타낸다.

<187> 그러면 상기 단말기는 CD-AICH를 검출하여 +1/-1에 대응하는 채널로 공통패킷채널을 전송한다. 이때 상기 단말기가 CD-AICH를 검출하지 못하면 기지국이 CD를 검출하지 못하였거나 사용 가능한 채널이 없는 것으로 판단하여 일정시간 지연이후에 다시 전송을 시작한다.

<188> 본 발명에서는 이동국이 전송한 프리앰블에 대해 기지국이 시그너처의 형태로 채널 할당명령을 전송하는 것을 제안하였다. 채널할당명령은 순방향링크의 채널 그리고 역방

향링크의 공통 패킷채널등을 지정하기 위해 기지국이 전송하는 명령을 뜻한다. 그러나, 이 채널 할당명령에 공통패킷채널의 데이터율도 같이 전송할 수 있다.

<189> 이동국과 기지국은 각 프리앰블에 공통패킷 채널의 데이터율을 정해 놓는다. 즉, 이동국은 데이터 율에 따라 다른 프리앰블을 전송한다. 이때 상기 기지국은 순방향채널 및 역방향 채널 등의 자원이 있지만, 상기 이동국이 전송한 프리앰블에 대응하는 데이터 율을 서비스하지 못하는 경우가 발명할 수 있다. 또는 상기 이동국이 전송한 프리앰블에 대응하는 데이터율보다 높은 데이터율의 서비스를 지원할 수도 있다. 이러한 경우, 상기 기지국은 채널할당명령에 데이터율에 대한 정보를 같이 전송할 수 있다. 즉, 상기 기지국이 전송하는 채널 할당 시그니처는 채널할당 정보 및 역방향 공통패킷채널의 데이터율의 조합으로 결정되는 한 개의 시그니처가 전송되는 것이다.

【발명의 효과】

<190> 상술한 바와 같이 기존의 공통패킷 채널은 단말기가 임의의 시그니처를 선택하고 이에 대응하는 공통패킷채널을 사용하는 것을 전제로 설계되었다. 그러나, 이 방식은 공통패킷채널에 관련된 자원을 효율적으로 관리할 수 없다. 따라서 본 발명의 실시예에서는 기지국이 공통패킷채널에 관련된 자원을 일괄적으로 관리하여 할당하는 방법을 제공한다. 따라서 본 발명의 실시예에 따른 채널할당구조를 사용하면 공통패킷채널에 관련된 자원을 보다 효율적으로 사용할 수 있다.

【특허청구범위】**【청구항 1】**

하나의 슬롯에 적어도 두 개의 직교부호들을 CD-AICH에 할당하는 과정과,

상기 적어도 두 개의 제1직교부호들에 각각 다른 CD-AICH를 전송하는 전송하는 과정과,

상기 제1직교부호들에 대응되어 미리 약속된 제2직교부호들에 CA-AICH를 전송하는 과정으로 이루어지는 부호분할다중접속 통신시스템의 기지국의 공용채널 통신방법.

【청구항 2】

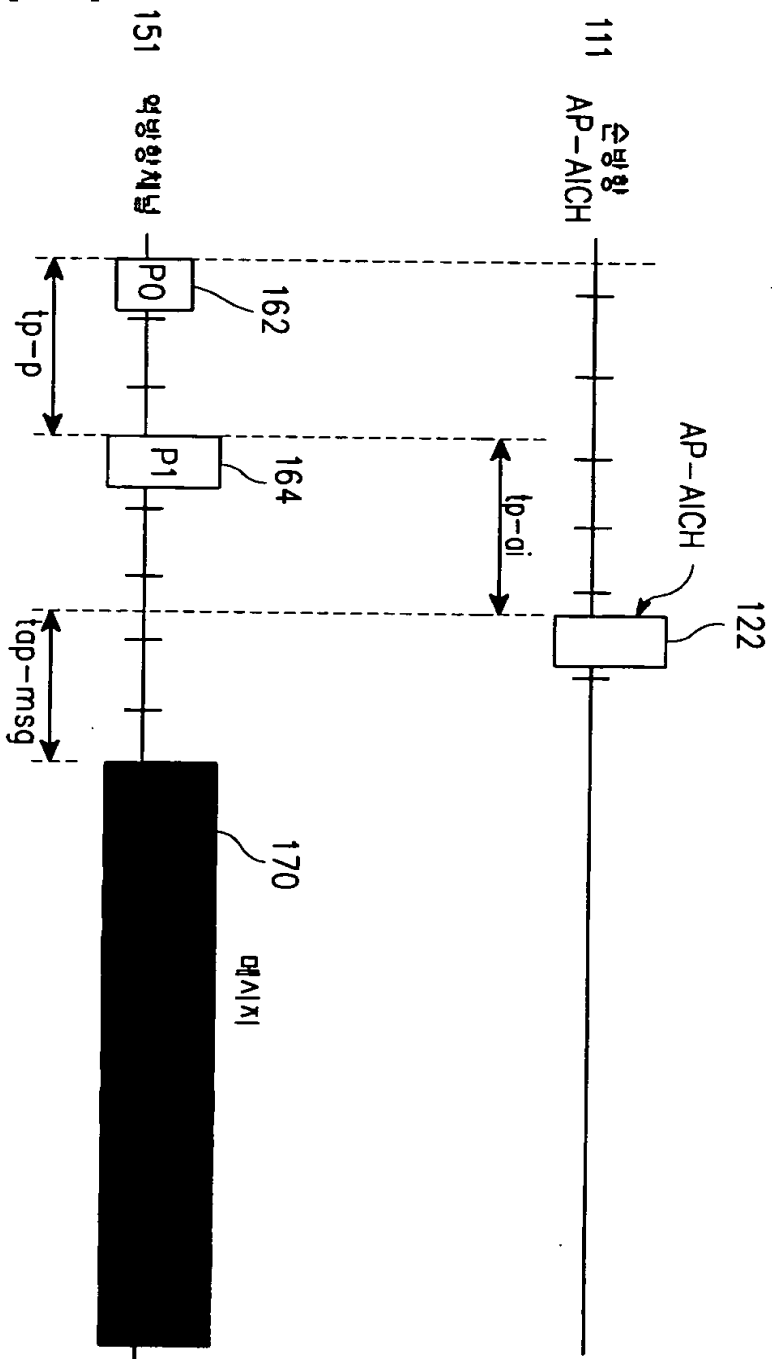
하나의 슬롯에 적어도 두 개의 직교부호들을 CD-AICH에 할당하는 부호분할다중접속 통신시스템의 이동국의 공용채널 통신방법에 있어서,

적어도 두 개의 제1직교부호들로 확산되는 각각 다른 CD-AICH를 수신하여 복조하는 과정과,

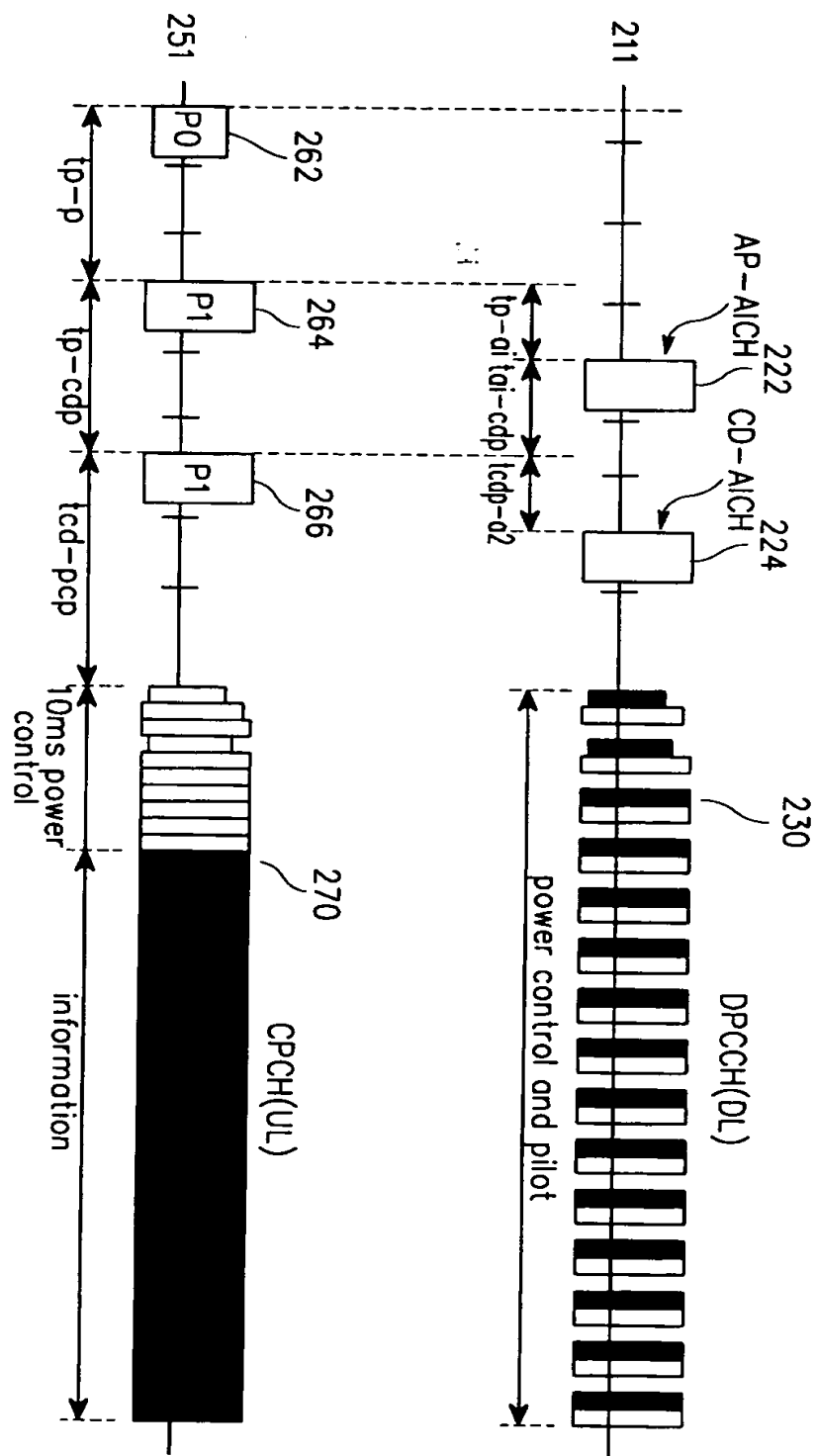
상기 복조 과정에서 자신에 해당하는 CD-AICH 검출시 상기 제1직교부호에 대응되어 미리 약속된 제2직교부호로 확산된 CA-AICH를 역확산하여 복조하는 과정으로 이루어지는 부호분할다중접속 통신시스템의 기지국의 공용채널 통신방법.

【도면】

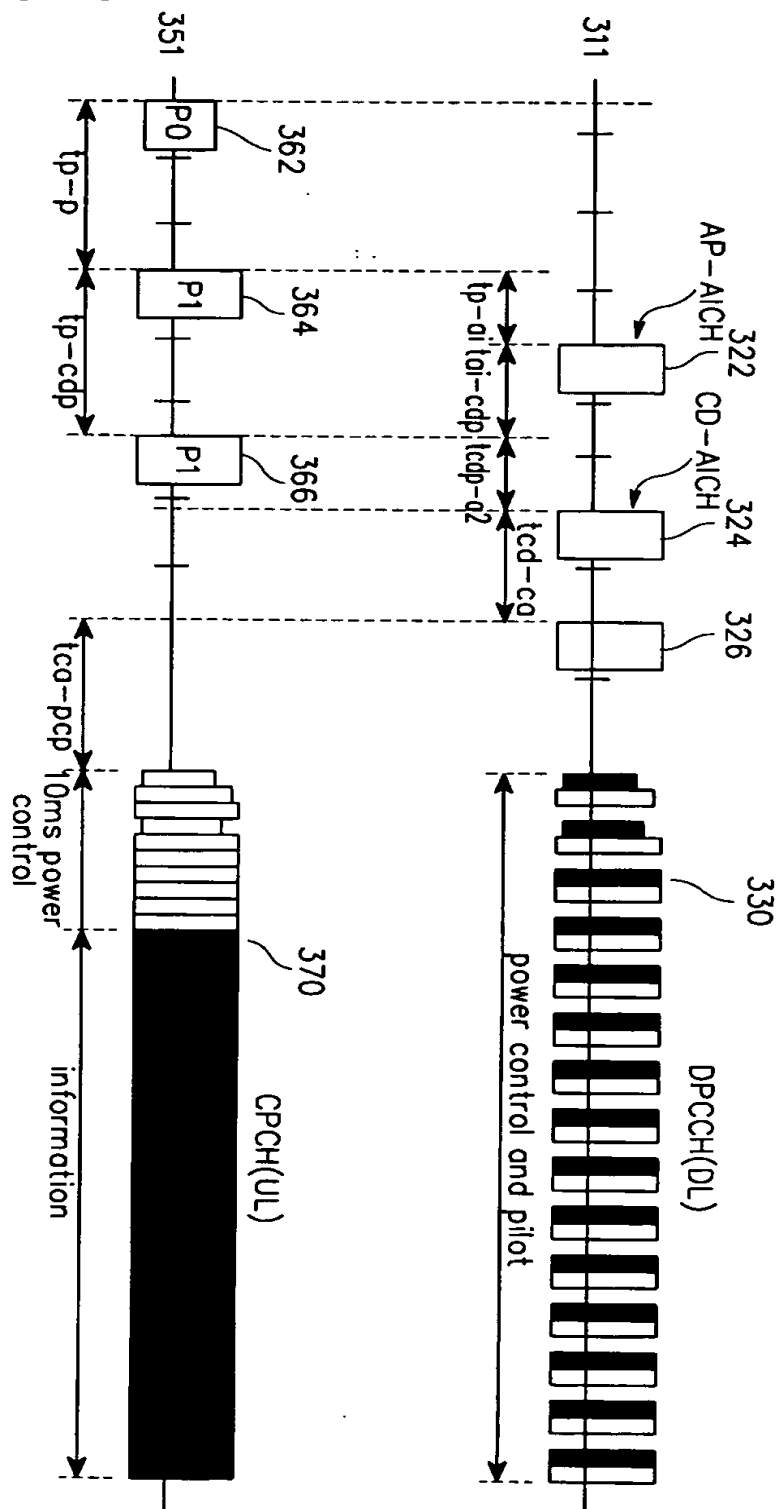
【도 1】



【図 2】



【도 3】



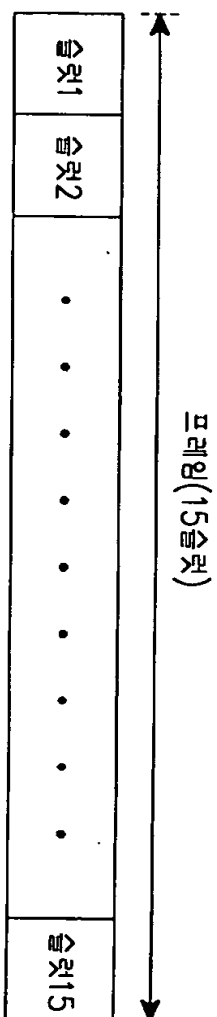
【표 4】

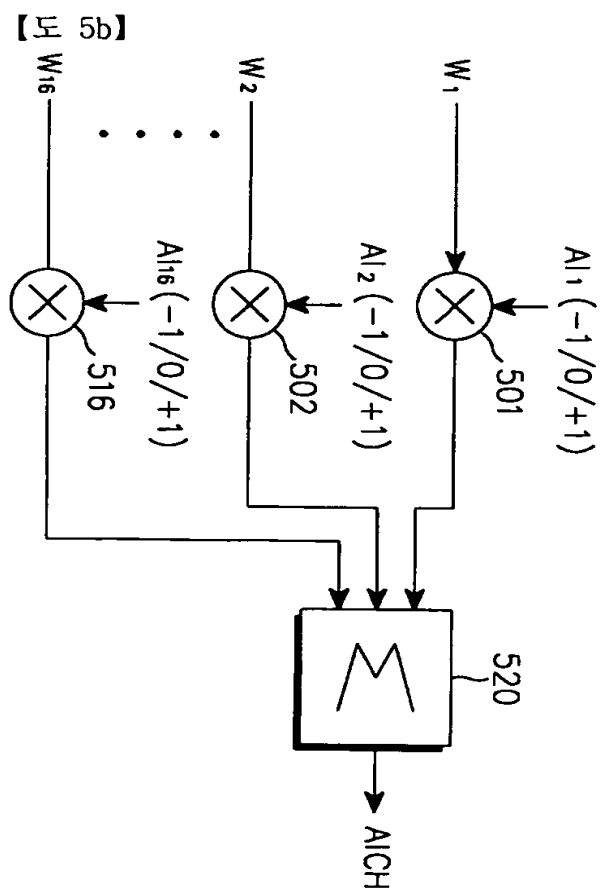
Si : 알고리즘의 각 비례

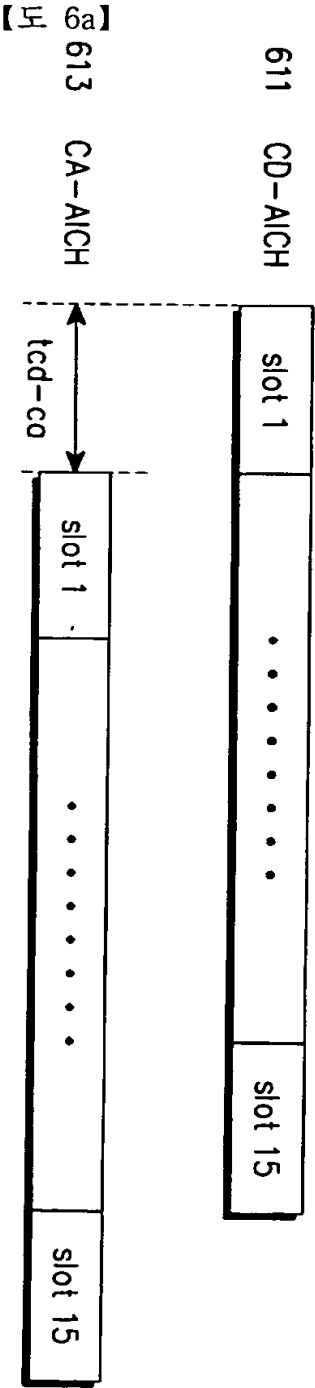
Ci : 샘플에 사용된 확산번호 (Ci=Cj)

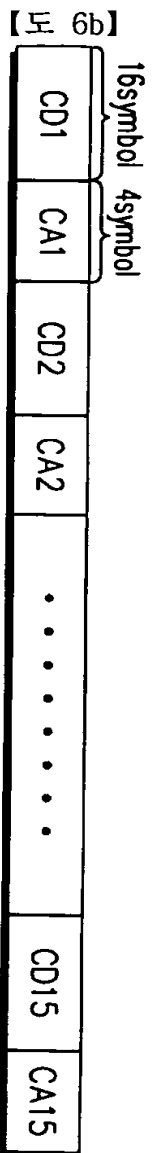
$S_0\bar{C}_0$	$S_1\bar{C}_1$	$S_2\bar{C}_2$	$S_3\bar{C}_3$	$S_4\bar{C}_4$	$S_5\bar{C}_5$	$S_6\bar{C}_6$	$S_7\bar{C}_7$	$S_8\bar{C}_8$	$S_9\bar{C}_9$	$S_{10}\bar{C}_{10}$	$S_{11}\bar{C}_{11}$	$S_{12}\bar{C}_{12}$	$S_{13}\bar{C}_{13}$	$S_{14}\bar{C}_{14}$	$S_{15}\bar{C}_{15}$
----------------	----------------	----------------	----------------	----------------	----------------	----------------	----------------	----------------	----------------	----------------------	----------------------	----------------------	----------------------	----------------------	----------------------

【도 5a】

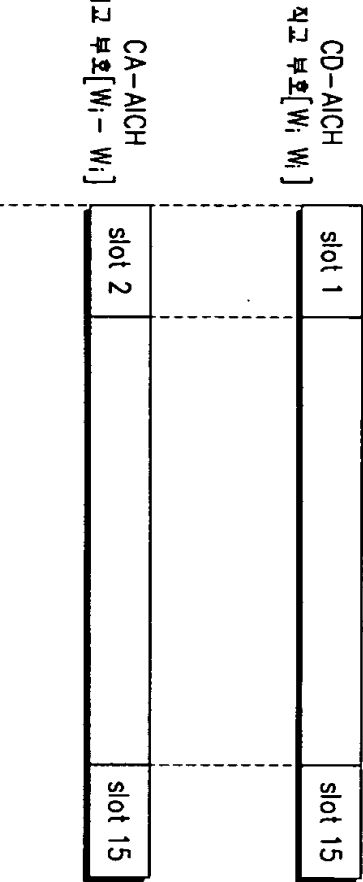




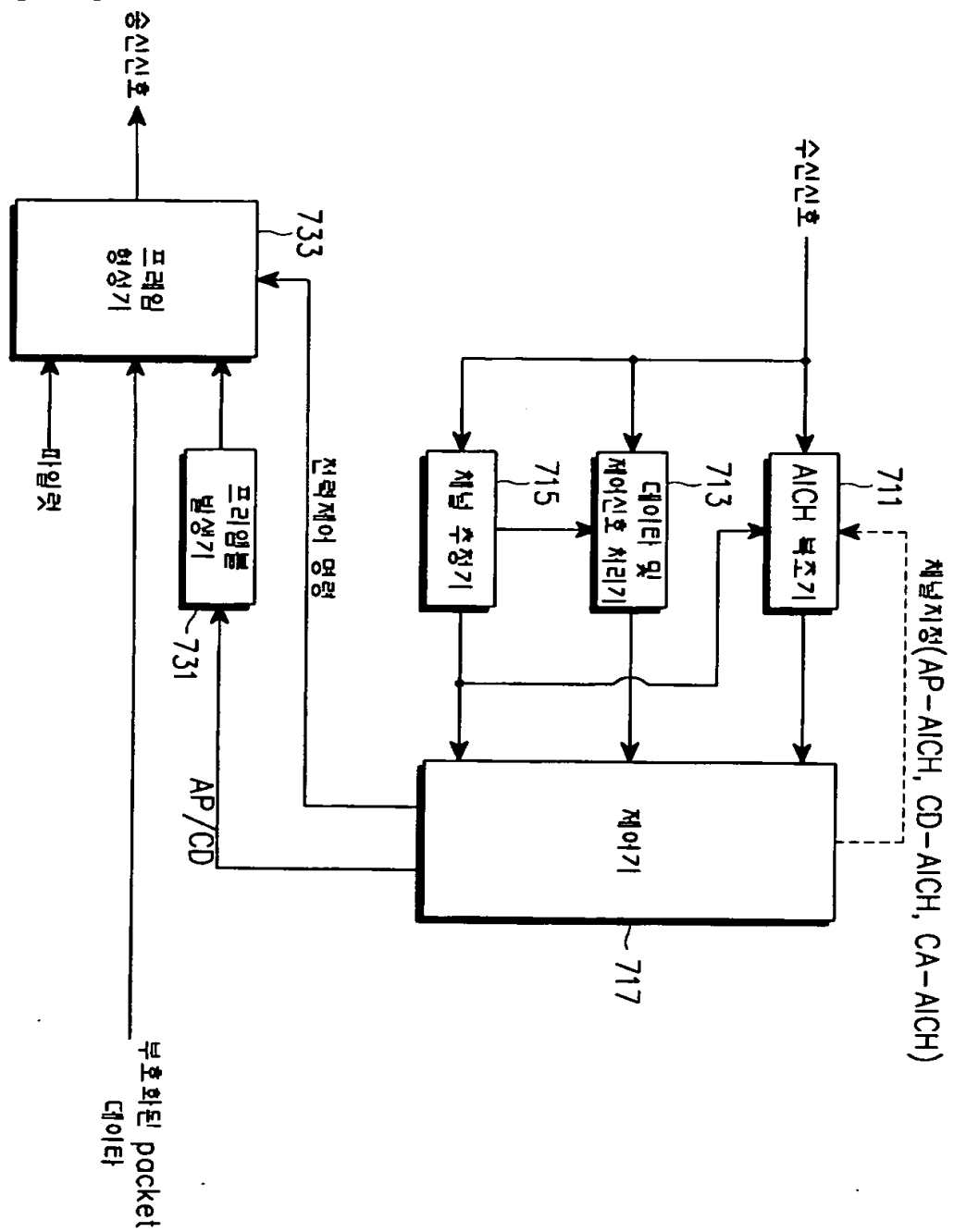




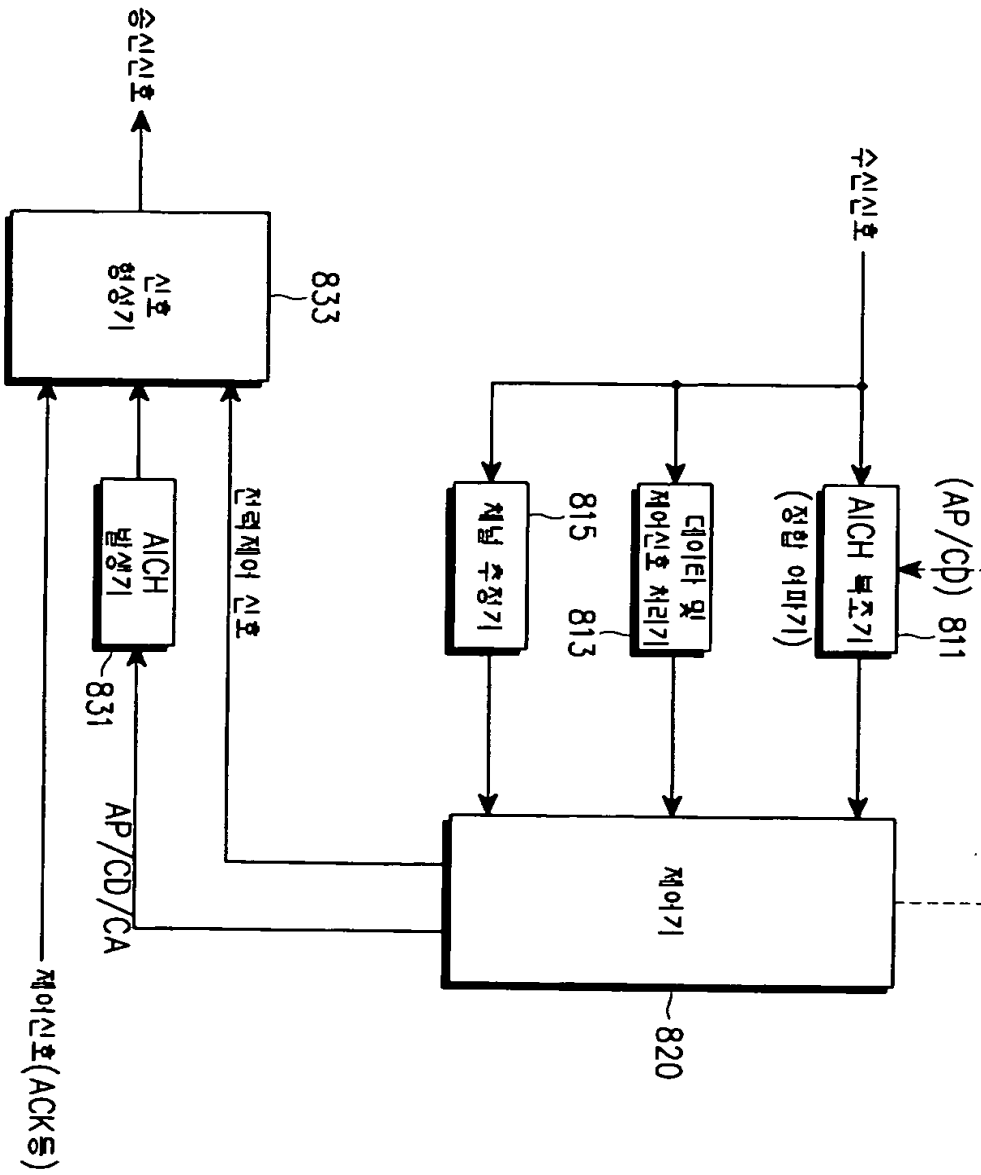
【도 6c】



【도 7】



【도 8】

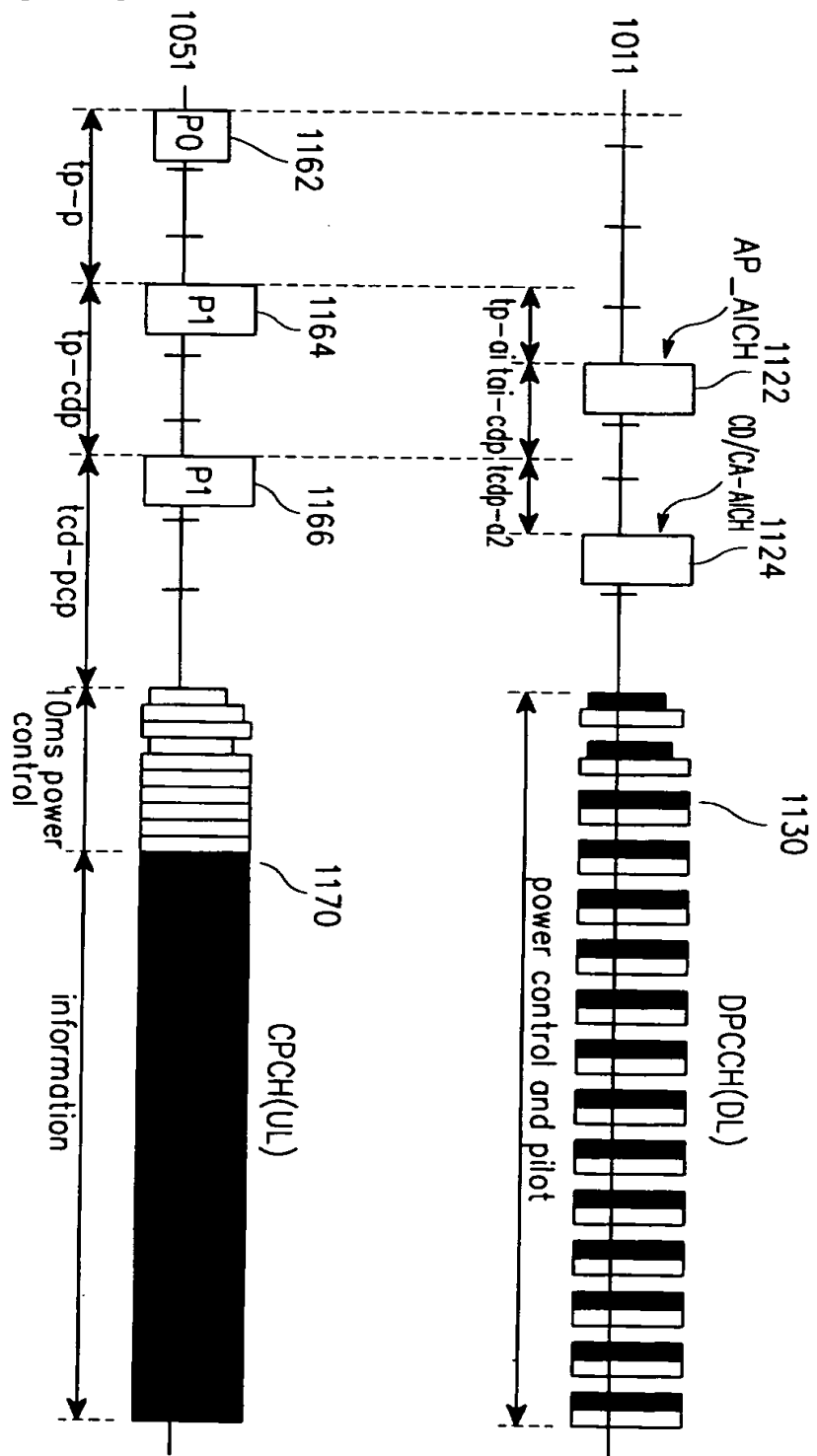


【도 9】

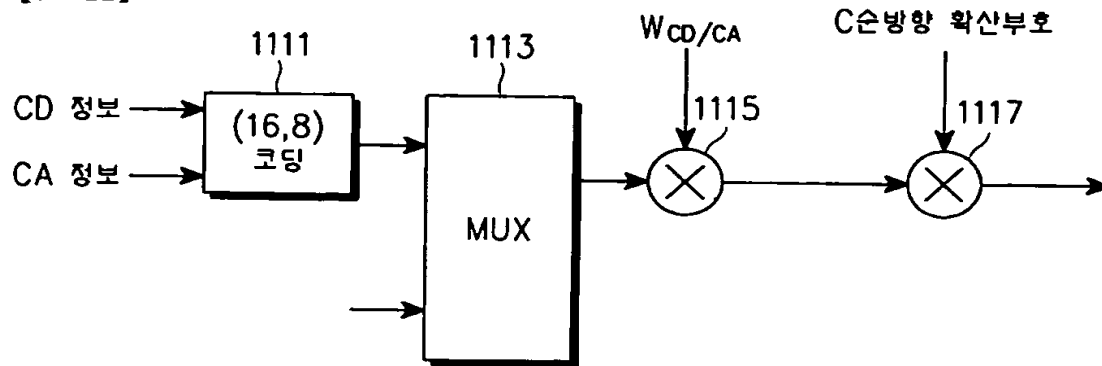
		채널지정 CA-AICH
911	CD-AICH에 급한값이 "1"	순방향 제어 채널 1 0000 (0)
		순방향 제어 채널 2 0011 (1)
		순방향 제어 채널 3 0101 (2)
		순방향 제어 채널 4 0110 (3)

		채널지정 CA-AICH
913	CD-AICH에 급한값이 "-1"	순방향 제어 채널 5 0000 (0)
		순방향 제어 채널 6 0011 (1)
		순방향 제어 채널 7 0101 (2)
		순방향 제어 채널 8 0110 (3)

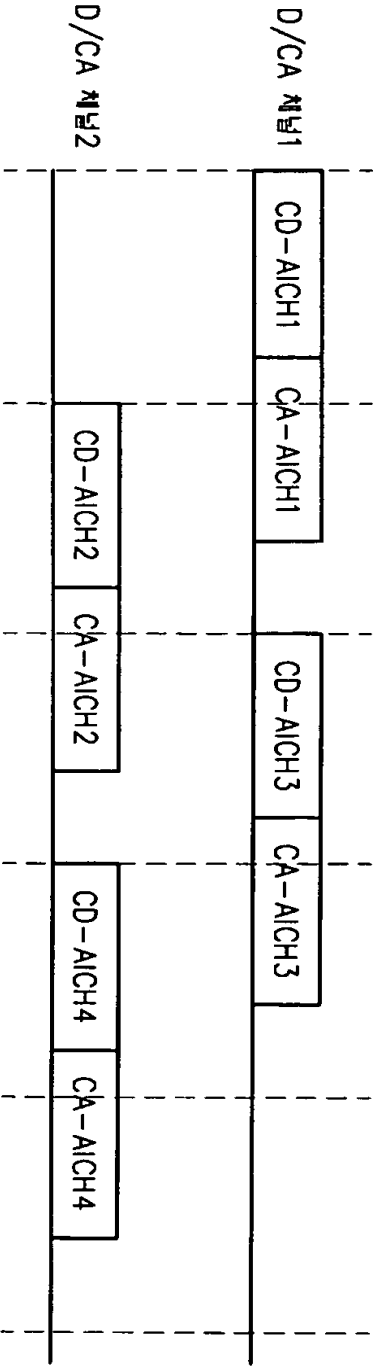
【도 10】



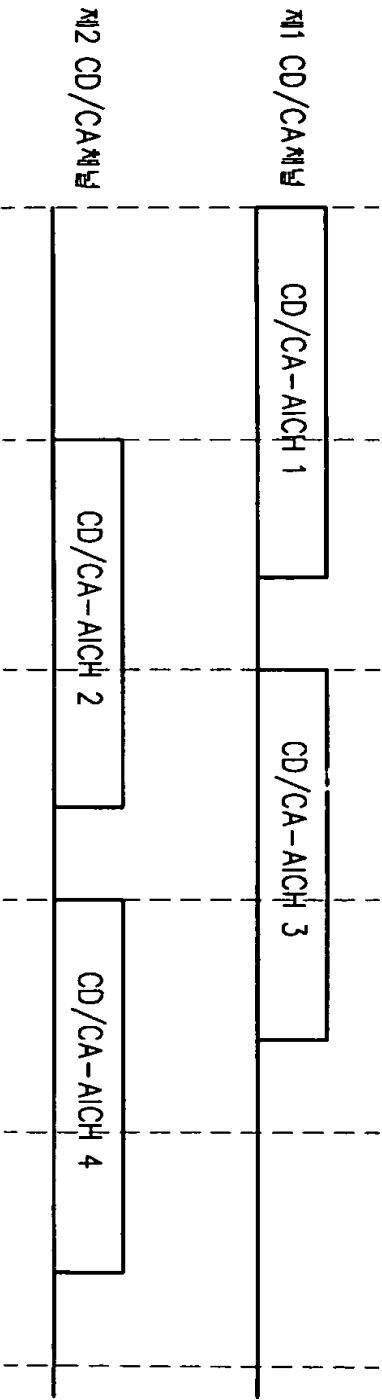
【도 11】



【도 12a】



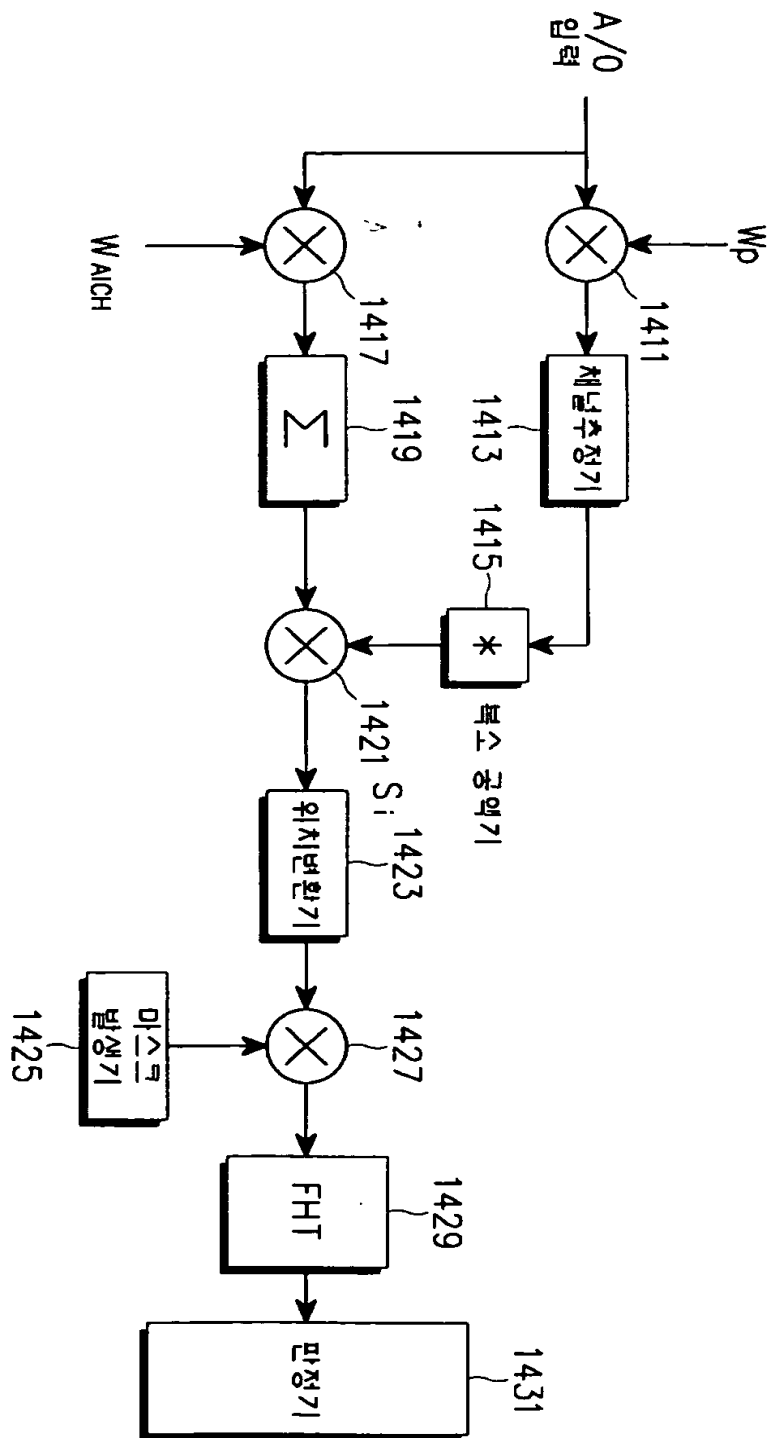
【도 12b】



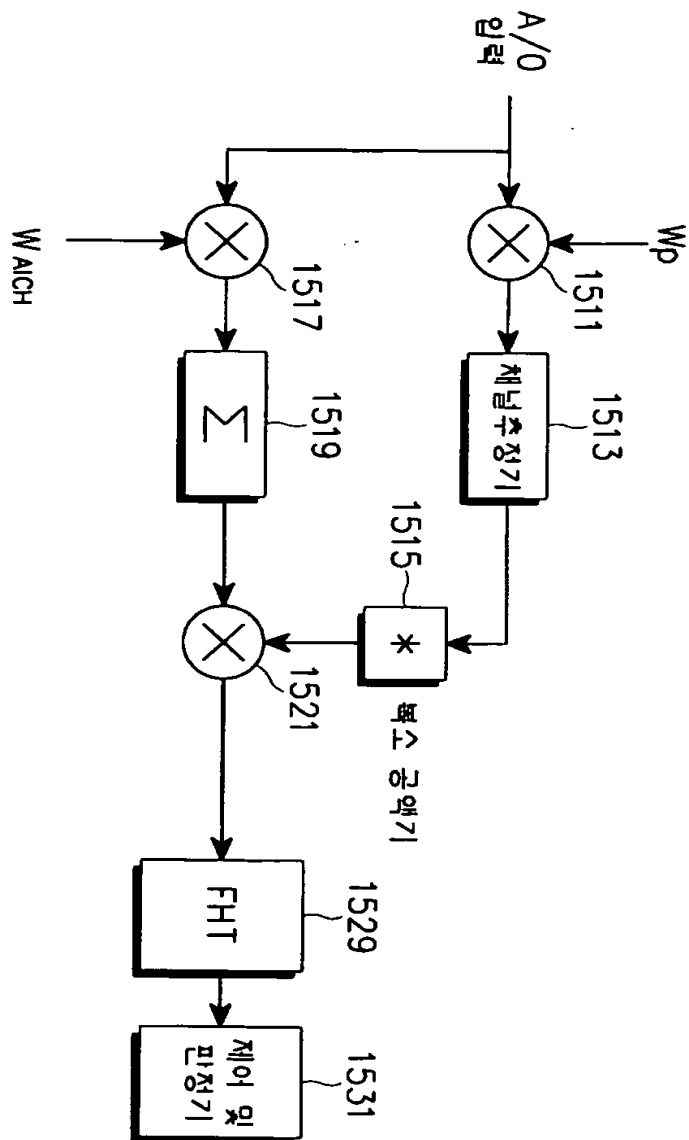
【도 13】

Preamble symbols																
Signature	P ₀	P ₁	P ₂	P ₃	P ₄	P ₅	P ₆	P ₇	P ₈	P ₉	P ₁₀	P ₁₁	P ₁₂	P ₁₃	P ₁₄	P ₁₅
1	A	A	A	-A	-A	-A	A	-A	-A	A	A	-A	A	-A	A	A
2	-A	A	-A	-A	A	A	A	-A	A	A	A	-A	-A	A	-A	A
3	A	-A	A	A	A	-A	A	A	-A	A	A	A	-A	A	-A	A
4	-A	A	-A	A	-A	-A	-A	-A	-A	A	-A	A	-A	A	A	A
5	A	-A	-A	-A	-A	A	A	-A	-A	-A	-A	A	-A	-A	-A	A
6	-A	-A	A	-A	A	-A	A	-A	A	-A	-A	A	A	A	A	A
7	-A	A	A	A	-A	-A	A	A	A	-A	-A	-A	-A	-A	-A	A
8	A	A	-A	-A	-A	-A	-A	A	A	-A	A	A	A	A	-A	A
9	A	-A	A	-A	-A	A	-A	A	A	A	-A	-A	-A	A	A	A
10	-A	A	A	-A	A	A	-A	A	-A	-A	A	A	-A	-A	A	A
11	A	A	A	A	A	A	-A	-A	A	A	-A	A	A	-A	-A	A
12	A	A	-A	A	A	A	A	A	-A	-A	-A	-A	A	A	A	A
13	A	-A	-A	A	A	-A	-A	-A	A	-A	A	-A	-A	-A	A	A
14	-A	-A	-A	A	-A	A	A	A	A	A	A	A	A	-A	A	A
15	-A	-A	-A	-A	A	-A	-A	A	-A	A	-A	-A	A	-A	-A	A
16	-A	-A	A	A	-A	A	-A	-A	-A	-A	A	-A	A	A	-A	A

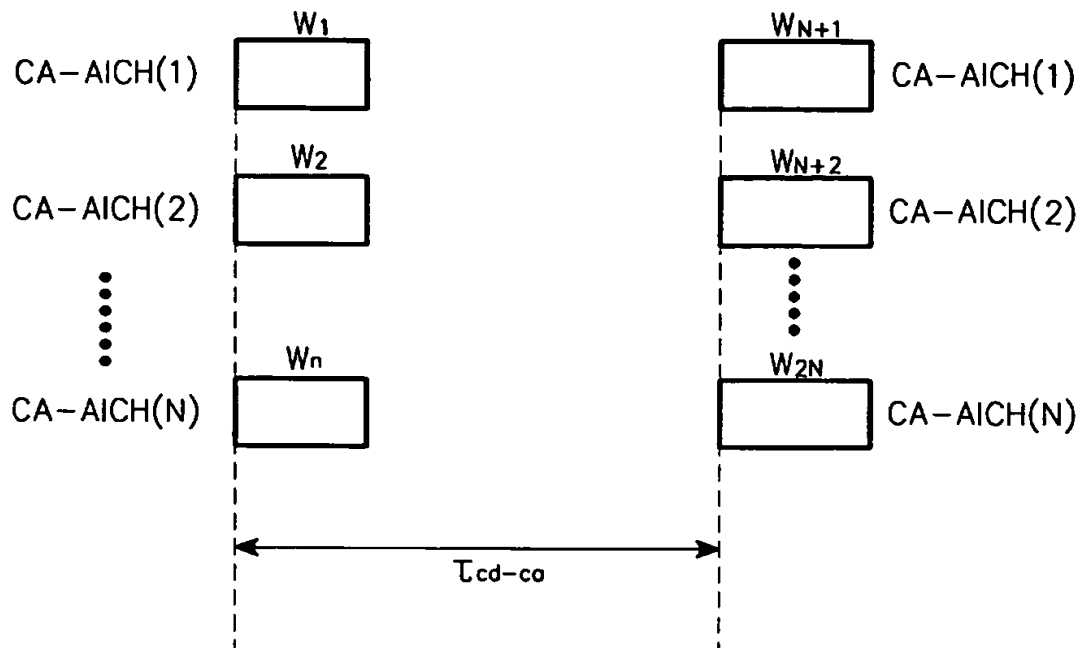
【도 14】



【도 15】



【도 16】



【도 17】

